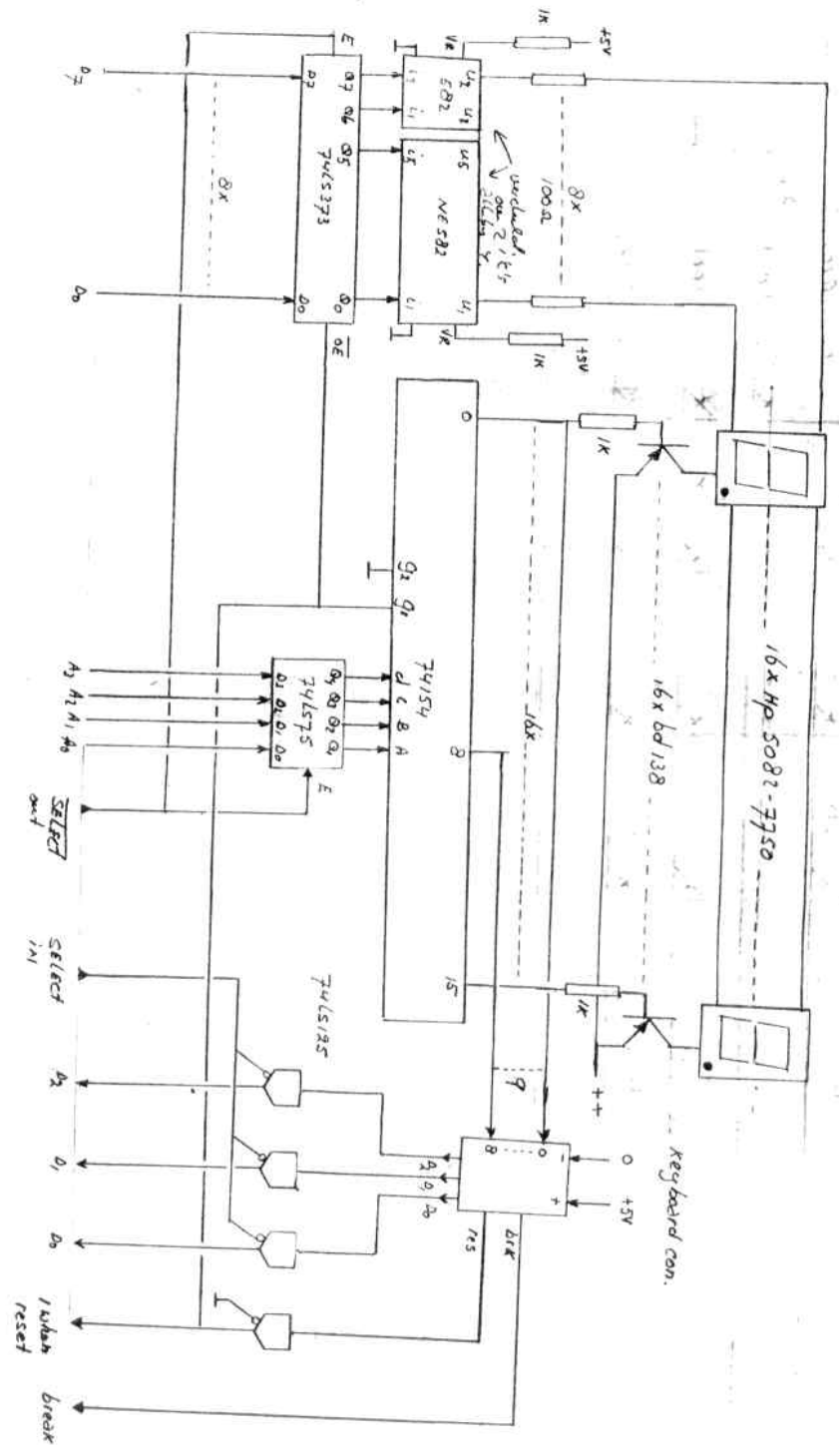
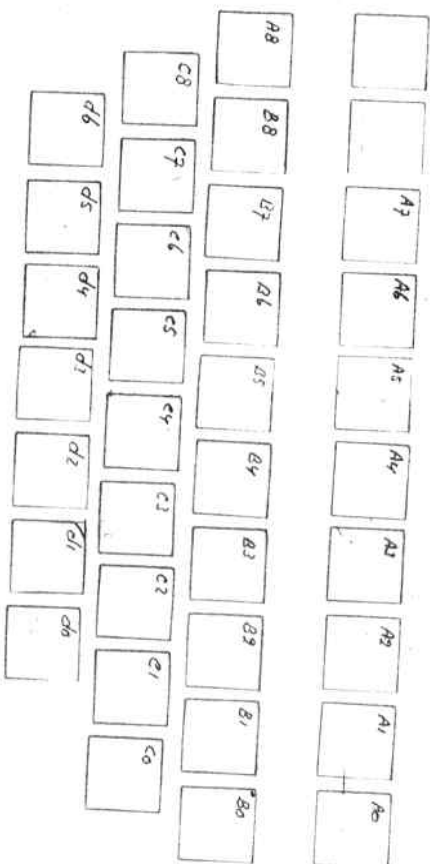
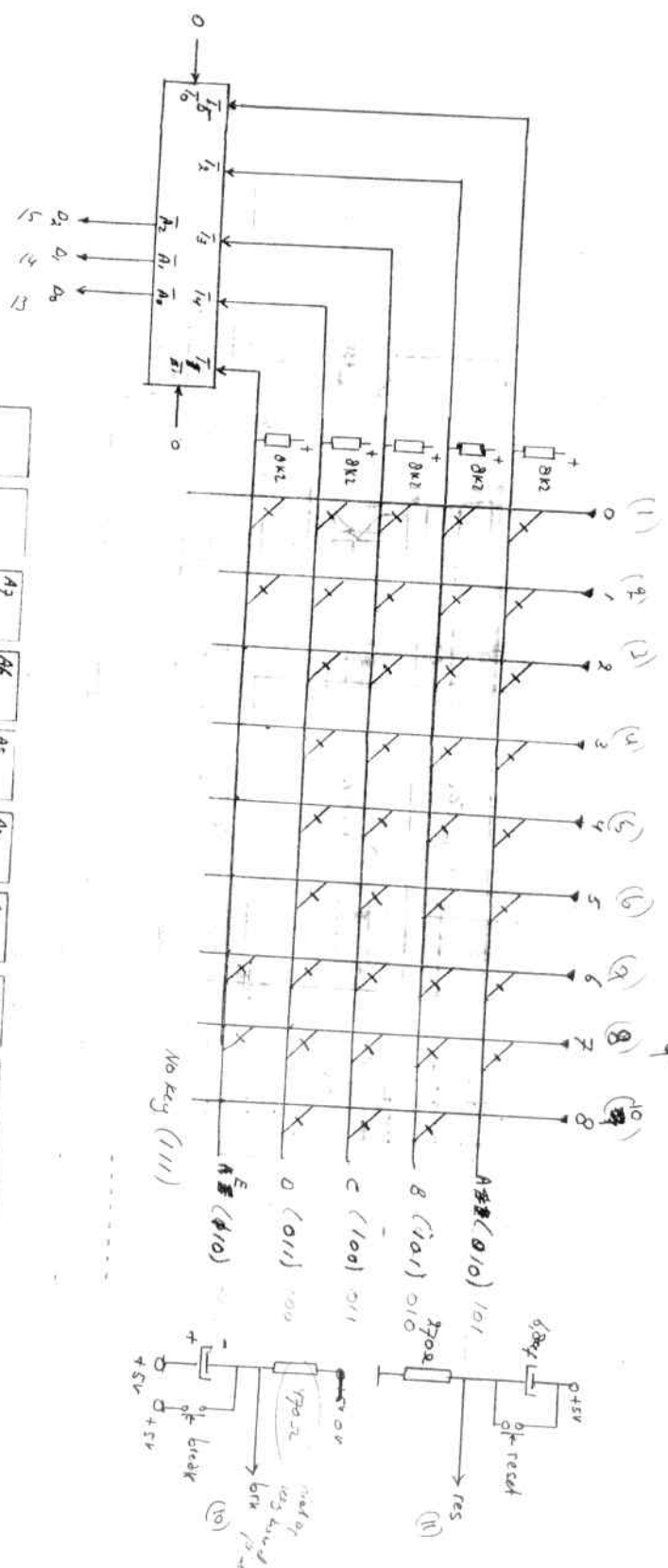


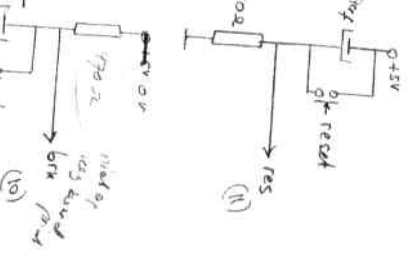
25-12-24/11 Crestos HARK II 2^o Symfonie Gustav Mahler.



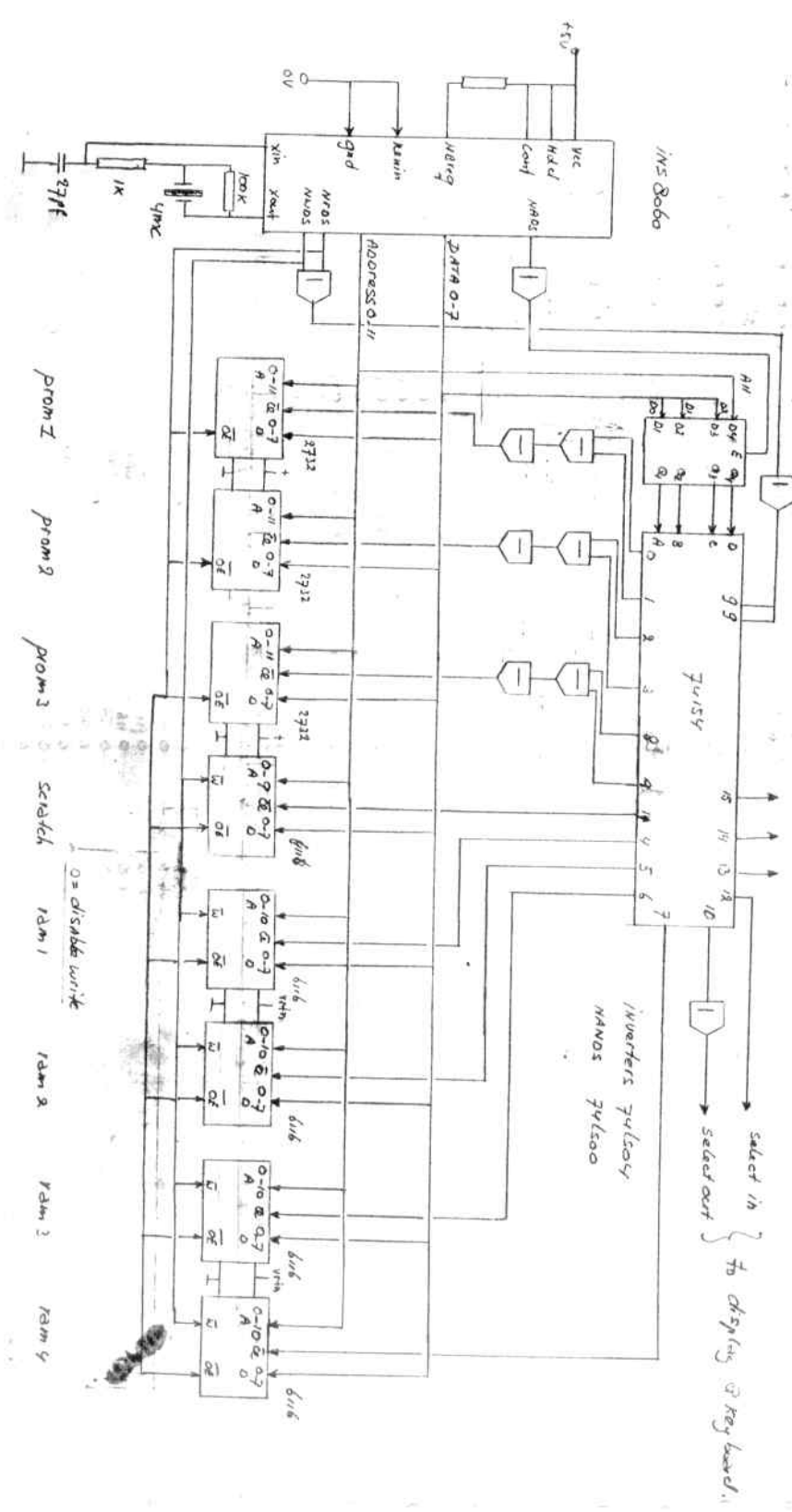


E6

E1 E6



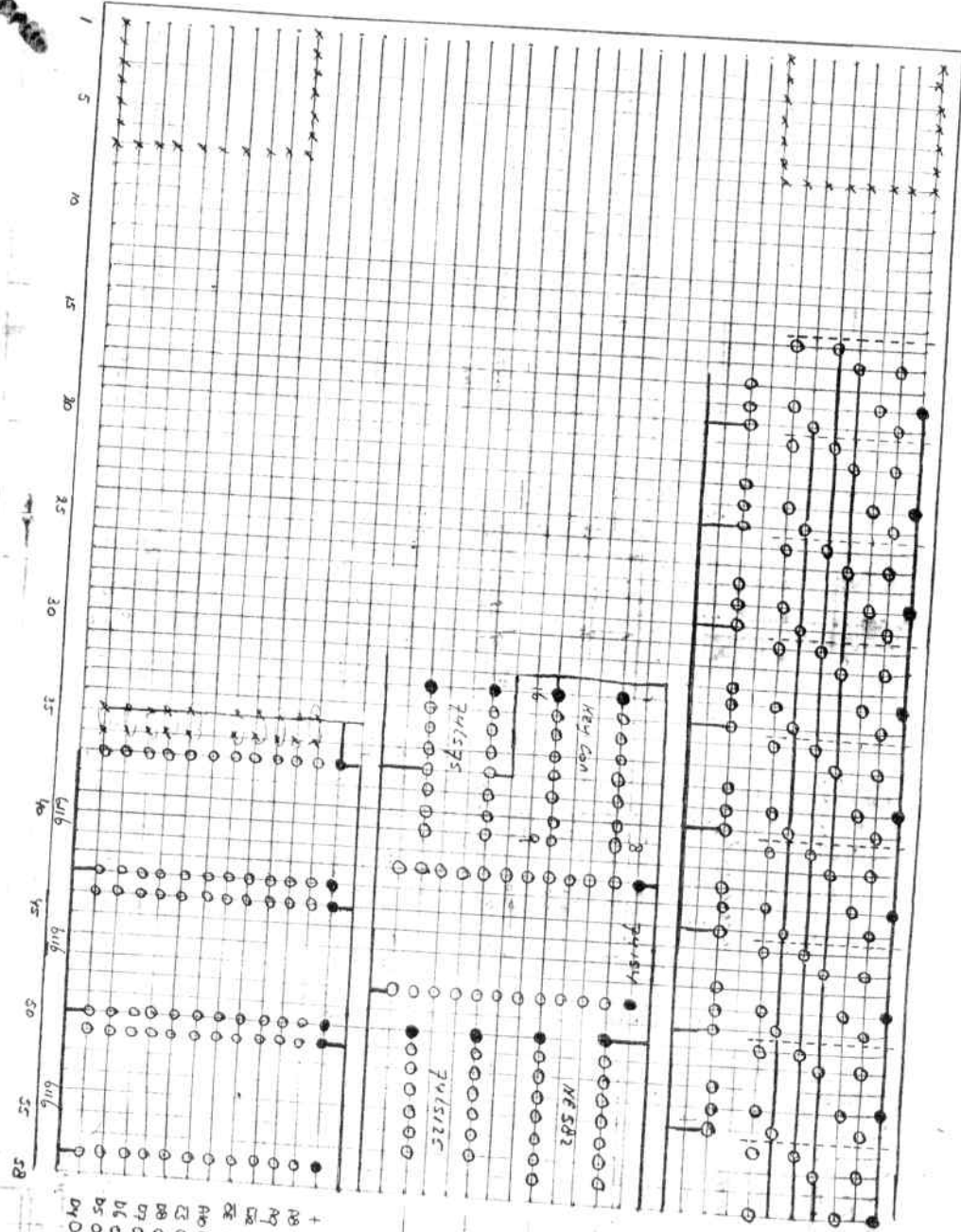
- prom 1 0000 - 0FFF
- prom 2 1000 - 1FFF
- ram 1 2000 - 27FF
- ram 2 2800 - 2FEF
- ram 3 3000 - 37FF
- ram 4 3800 - 3FEF
- prom 3 4000 - 4FFF
- Scratch 5000 - 5FFF (only lower half)
- selectout 5800 - 5FFF
- selectin 6000 - 67FF



prom 1 prom 2 prom 3 Scratch ram 1 ram 2 ram 3 ram 4

0 = disable write

select in } to display & keyboard



- A7
- A6
- A5
- A4
- A3
- A2
- A1
- A0
- A-1
- A-2
- A-3
- A-4
- A-5
- A-6
- A-7
- A-8
- A-9
- A-10
- A-11
- A-12
- A-13
- A-14
- A-15
- A-16
- A-17
- A-18
- A-19
- A-20
- A-21
- A-22
- A-23
- A-24
- A-25
- A-26
- A-27
- A-28
- A-29
- A-30
- A-31
- A-32
- A-33
- A-34
- A-35
- A-36
- A-37
- A-38
- A-39
- A-40
- A-41
- A-42
- A-43
- A-44
- A-45
- A-46
- A-47
- A-48
- A-49
- A-50
- A-51
- A-52
- A-53
- A-54
- A-55
- A-56
- A-57
- A-58
- A-59
- A-60
- A-61
- A-62
- A-63
- A-64
- A-65
- A-66
- A-67
- A-68
- A-69
- A-70
- A-71
- A-72
- A-73
- A-74
- A-75
- A-76
- A-77
- A-78
- A-79
- A-80
- A-81
- A-82
- A-83
- A-84
- A-85
- A-86
- A-87
- A-88
- A-89
- A-90
- A-91
- A-92
- A-93
- A-94
- A-95
- A-96
- A-97
- A-98
- A-99
- A-100

UIC 5785
 MAPS II

b - o - + d
 g - o - +
 c o - o - +
 d o - o - +

+
 A 0
 B 0
 C 0
 D 0
 E 0
 F 0
 G 0
 H 0
 I 0
 J 0
 K 0
 L 0
 M 0
 N 0
 O 0
 P 0
 Q 0
 R 0
 S 0
 T 0
 U 0
 V 0
 W 0
 X 0
 Y 0
 Z 0

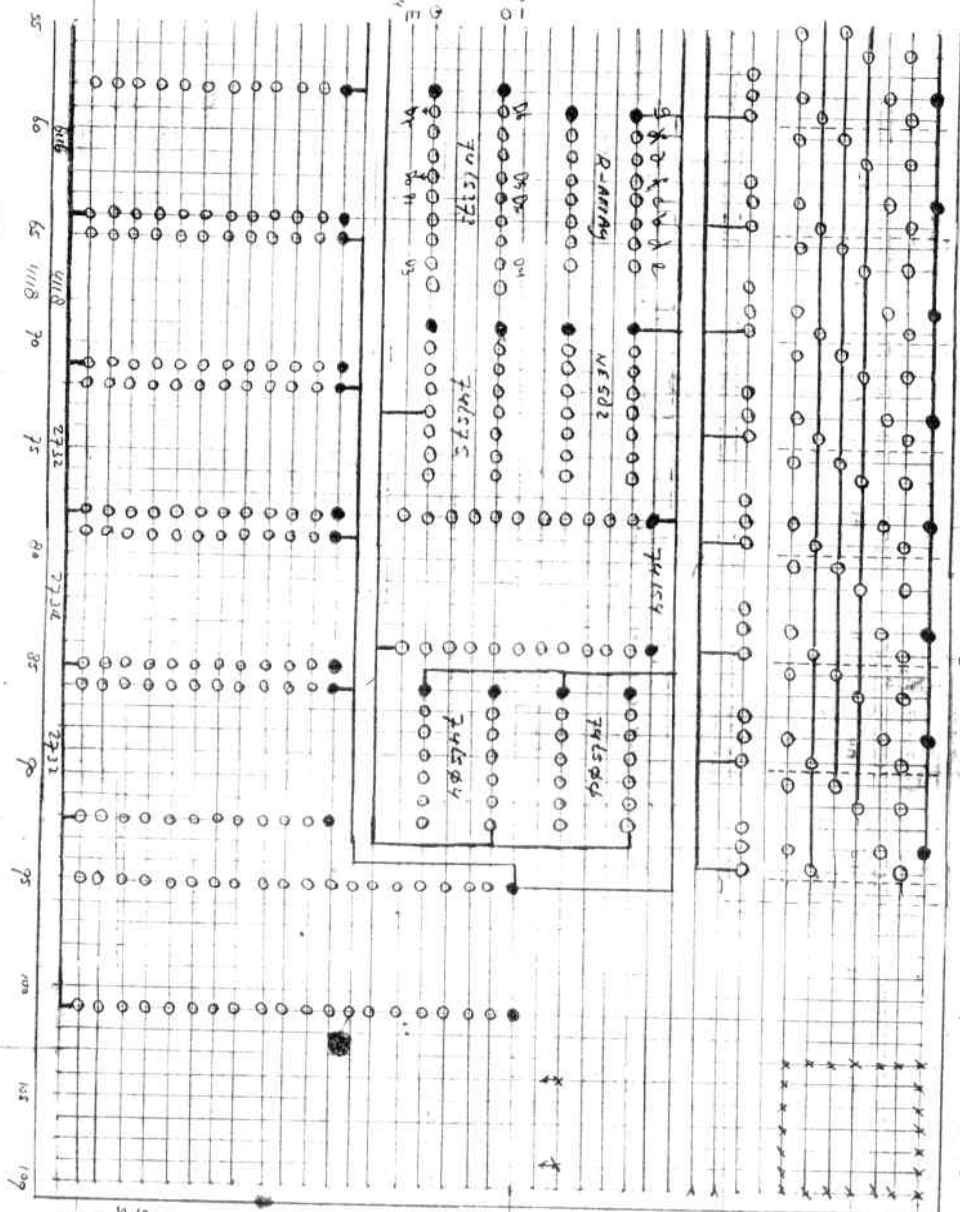
Q D, D, E + D, A, C, W
 O O O O O O O O O O

O O O O O O O O O O
 O, O, O, E - O, O, O, O, O, O

O O O
 O O O



do
 di
 dj
 dk
 dl
 dm
 dn
 do
 dp
 dq
 dr
 ds
 dt
 du
 dv
 dw
 dx
 dy
 dz



+
 A8
 A9
 B8
 B9
 C8
 C9
 D8
 D9
 E8
 E9
 F8
 F9
 G8
 G9
 H8
 H9
 I8
 I9
 J8
 J9
 K8
 K9
 L8
 L9
 M8
 M9
 N8
 N9
 O8
 O9
 P8
 P9
 Q8
 Q9
 R8
 R9
 S8
 S9
 T8
 T9
 U8
 U9
 V8
 V9
 W8
 W9
 X8
 X9
 Y8
 Y9
 Z8
 Z9

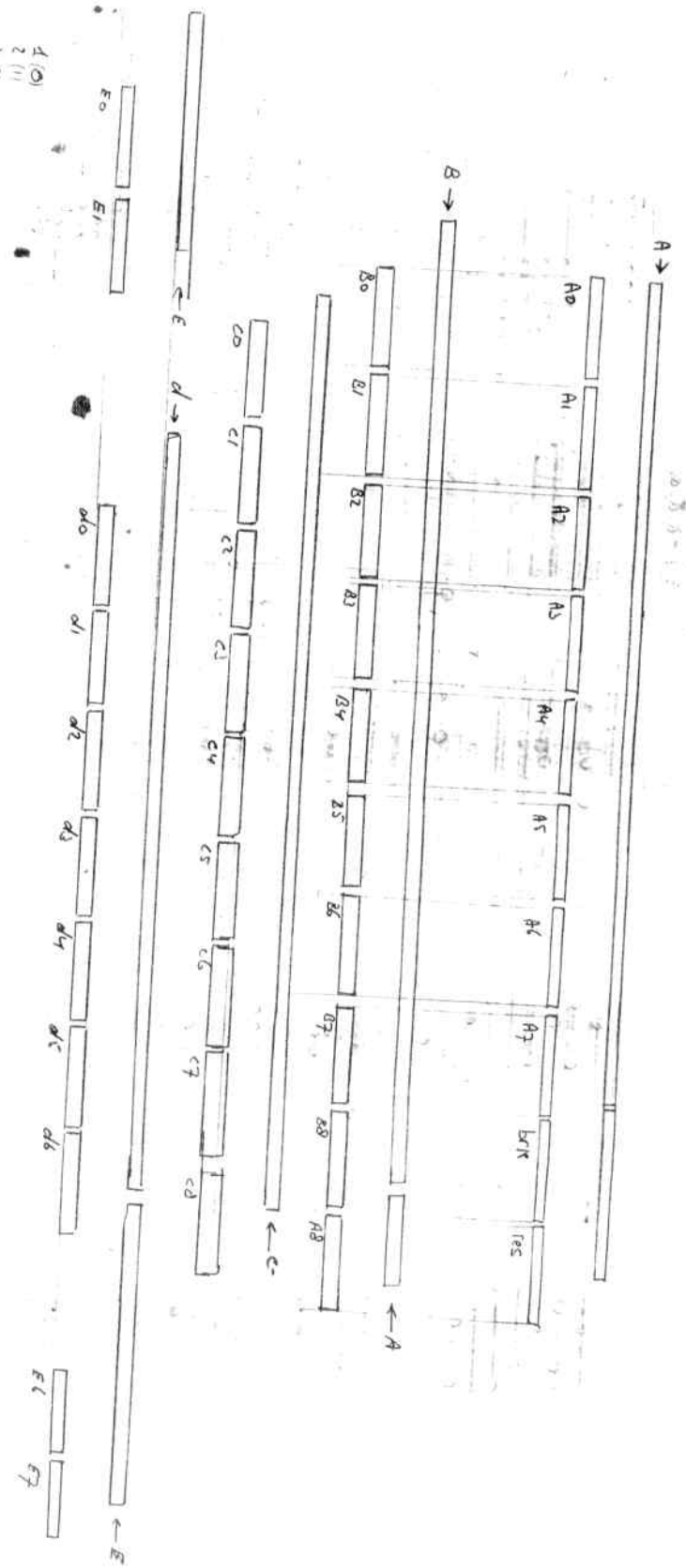
+
 A7
 A8
 A9
 B7
 B8
 B9
 C7
 C8
 C9
 D7
 D8
 D9
 E7
 E8
 E9
 F7
 F8
 F9
 G7
 G8
 G9
 H7
 H8
 H9
 I7
 I8
 I9
 J7
 J8
 J9
 K7
 K8
 K9
 L7
 L8
 L9
 M7
 M8
 M9
 N7
 N8
 N9
 O7
 O8
 O9
 P7
 P8
 P9
 Q7
 Q8
 Q9
 R7
 R8
 R9
 S7
 S8
 S9
 T7
 T8
 T9
 U7
 U8
 U9
 V7
 V8
 V9
 W7
 W8
 W9
 X7
 X8
 X9
 Y7
 Y8
 Y9
 Z7
 Z8
 Z9



+
 A7
 A8
 A9
 B7
 B8
 B9
 C7
 C8
 C9
 D7
 D8
 D9
 E7
 E8
 E9
 F7
 F8
 F9
 G7
 G8
 G9
 H7
 H8
 H9
 I7
 I8
 I9
 J7
 J8
 J9
 K7
 K8
 K9
 L7
 L8
 L9
 M7
 M8
 M9
 N7
 N8
 N9
 O7
 O8
 O9
 P7
 P8
 P9
 Q7
 Q8
 Q9
 R7
 R8
 R9
 S7
 S8
 S9
 T7
 T8
 T9
 U7
 U8
 U9
 V7
 V8
 V9
 W7
 W8
 W9
 X7
 X8
 X9
 Y7
 Y8
 Y9
 Z7
 Z8
 Z9

+
 A7
 A8
 A9
 B7
 B8
 B9
 C7
 C8
 C9
 D7
 D8
 D9
 E7
 E8
 E9
 F7
 F8
 F9
 G7
 G8
 G9
 H7
 H8
 H9
 I7
 I8
 I9
 J7
 J8
 J9
 K7
 K8
 K9
 L7
 L8
 L9
 M7
 M8
 M9
 N7
 N8
 N9
 O7
 O8
 O9
 P7
 P8
 P9
 Q7
 Q8
 Q9
 R7
 R8
 R9
 S7
 S8
 S9
 T7
 T8
 T9
 U7
 U8
 U9
 V7
 V8
 V9
 W7
 W8
 W9
 X7
 X8
 X9
 Y7
 Y8
 Y9
 Z7
 Z8
 Z9

+
 A7
 A8
 A9
 B7
 B8
 B9
 C7
 C8
 C9
 D7
 D8
 D9
 E7
 E8
 E9
 F7
 F8
 F9
 G7
 G8
 G9
 H7
 H8
 H9
 I7
 I8
 I9
 J7
 J8
 J9
 K7
 K8
 K9
 L7
 L8
 L9
 M7
 M8
 M9
 N7
 N8
 N9
 O7
 O8
 O9
 P7
 P8
 P9
 Q7
 Q8
 Q9
 R7
 R8
 R9
 S7
 S8
 S9
 T7
 T8
 T9
 U7
 U8
 U9
 V7
 V8
 V9
 W7
 W8
 W9
 X7
 X8
 X9
 Y7
 Y8
 Y9
 Z7
 Z8
 Z9



- 1 (0)
- 2 (1)
- 3 (2)
- 4 (3)
- 5 (4)
- 6 (5)
- 7 (6)
- 8 (7)
- 9 (8)
- 10 (9)
- 11 res break
- 12 res
- 13 d
- 14 d
- 15 d
- 16 +

Zulsting basen.

- 0
- 1
- 2
- 3
- 4
- 5
- 6
- 7
- 8
- 9
- 10
- 11
- 12
- 13
- 14
- 15
- 16
- 17
- 18
- 19
- 20
- 21
- 22
- 23
- 24
- 25
- 26
- 27
- 28
- 29
- 30
- 31
- 32
- 33
- 34
- 35
- 36
- 37
- 38
- 39
- 40
- 41
- 42
- 43
- 44
- 45
- 46
- 47
- 48
- 49
- 50
- 51
- 52
- 53
- 54
- 55
- 56
- 57
- 58
- 59
- 60
- 61
- 62
- 63
- 64
- 65
- 66
- 67
- 68
- 69
- 70
- 71
- 72
- 73
- 74
- 75
- 76
- 77
- 78
- 79
- 80
- 81
- 82
- 83
- 84
- 85
- 86
- 87
- 88
- 89
- 90
- 91
- 92
- 93
- 94
- 95
- 96
- 97
- 98
- 99
- 100

Handwritten notes and calculations, including a vertical list of numbers from 1 to 16 and some illegible text.

SCM/DRAM including
5105

5000	+00	STACK P. low
5001	+01	STACK P. HIGH
5002	+02	SAVE AC
5003	+03	SAVE EX
5004	+04	SAVE PR2L
5005	+05	SAVE PR2H
5006	+06	SAVE PR3L
5007	+07	SAVE PR3H
5008	+08	SAVE PR3S
5009	+09	SAVE PR3R
500A	+0A	frame pointer
500B	+0B	display counter
500C	+0C	keycode
500D	+0D	cursor pointer
500E	+0E	cp FLAG.
500F	+0F	SHIFT FLAG.
5010	+10	Key out. (latching push)
5011	+11	Counter1
5012	+12	Counter2.
5013	+13	Char in.
5014	+14	EXT FLAG.
5015	+15	SAVE PR1/2 low
5016	+16	SAVE PR1/2 HIGH
5017	+17	SAVE PR3 low
5018	+18	SAVE PR3 HIGH

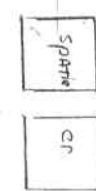
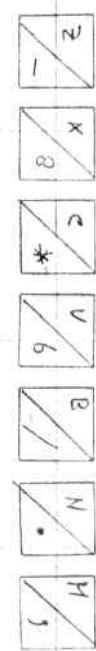
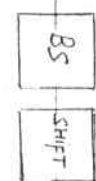
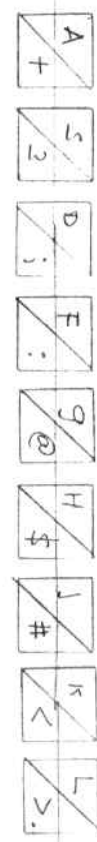
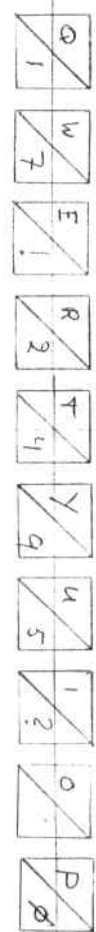
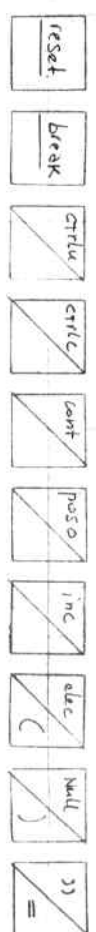
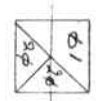
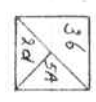
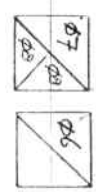
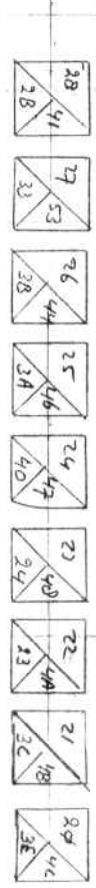
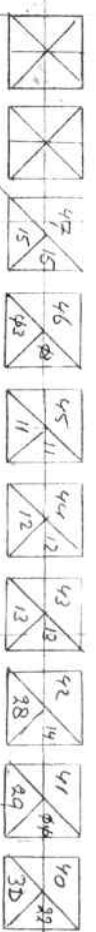
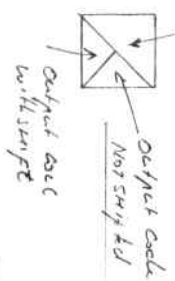
5000 - 50FF scratch
 5000 - 50FF STACK pointer
 5000 - 50FF buffer buffer.
 5004 - 50FF free.

5019	+19	SAVE STAT
501A	+1A	Cont FLAG
501B	+1B	empty FLAG.
501C	+1C	STORE return address for link call.
501D	+1D	
501E	+1E	Counter for get and shift hex key.
501F	+1F	SAVE EX } 20e 5015 / 5019.
5020	+20	SAVE AC } 20e 5015 / 5019.
5021	+21	teller over. Dial. / SHIFT
5022	+22	DATA byte SHIFT
5023	+23	
5024	+24	
5025	+25	
5026	+26	
5027	+27	
5028	+28	
5029	+29	
502A	+2A	
502B	+2B	
502C	+2C	
502D	+2D	
502E	+2E	
502F	+2F	

5.1.05 Speicher-inhalt: (Eigenschaft)

φφφφ - φφφφ	-	bootstrap (start nibl)
φφ1φ -		
-	φφφφ	
φφφφ - φφφφ	-	soft stack
φ19A - φ1FF	-	scankey
φ2φφ - φ2GF	-	key → ASC II table.
φ2A4 - φ349	-	proc.
φ3φA - φ35F	-	ASC II → system.

Coil from
SCAN key.



6-1-85 Hewlett-Packard

empty (last buffer buffer)

5	F
48	52
4C	52
54	5C
58	68

→ 43 68

80

load buffer - fill in pr2

in

b:ff

clear + decrease

44 44 44

CEFF

pr2

67

B9

conku - fill

66

9C 43

pr2 L = 44

6E

3F 44 44

71

32

adjust prime pointer.

72

94 F3

75

01 dd

get cursor point

77

D4 7F

manu this pr2 in

7A

93

scL

7C

FC 4F

- 4F

7E

94 92

jump if pos

84

94 94

else point = 44

82

99 AA

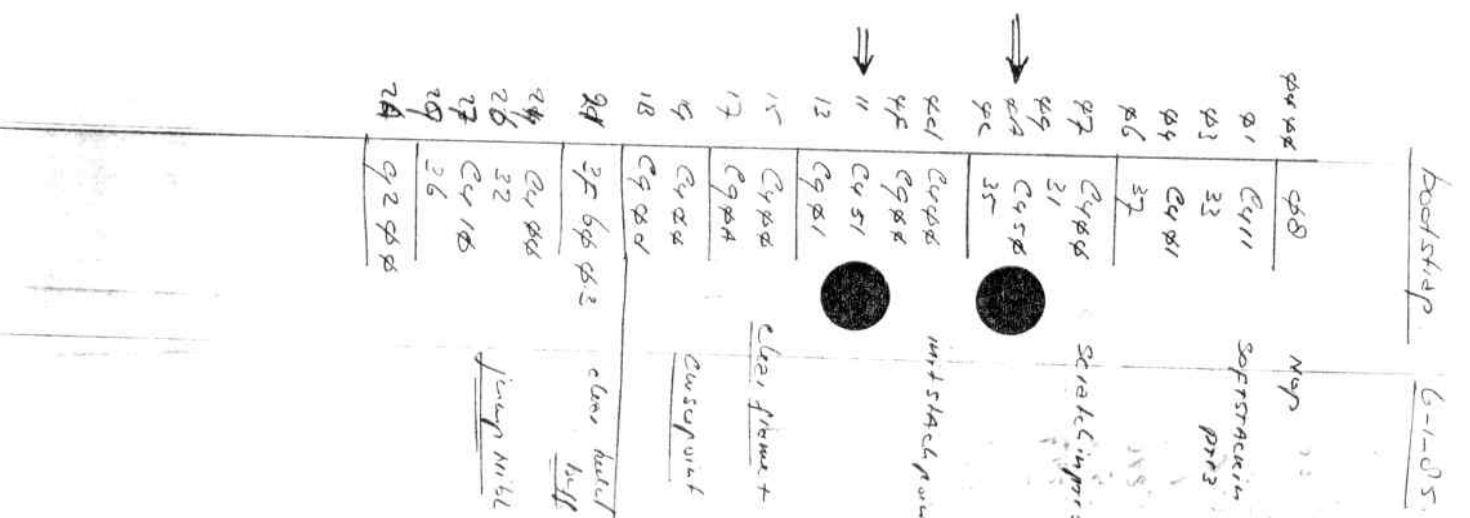
store param

85

3F 44 44



27 to B 11 mat
 28 did incn
 29 to B 116 bags
 30 fam + 1
 31 to 0
 32 hold high
 33 hold loc =
 34 hold
 35 alt loc to 7 50g m
 → ER
 36 skip it
 37 cursor = 3p
 38
 39
 40
 41
 42
 43
 44
 45
 46
 47
 48
 49
 50
 51
 52
 53
 54
 55
 56
 57
 58
 59
 60
 61
 62
 63
 64
 65
 66
 67
 68
 69
 70
 71
 72
 73
 74
 75
 76
 77
 78
 79
 80
 81
 82
 83
 84
 85
 86
 87
 88
 89
 90
 91
 92
 93
 94
 95
 96
 97
 98
 99
 100
 101
 102
 103
 104
 105
 106
 107
 108
 109
 110
 111
 112
 113
 114
 115
 116
 117
 118
 119
 120
 121
 122
 123
 124
 125
 126
 127
 128
 129
 130
 131
 132
 133
 134
 135
 136
 137
 138
 139
 140
 141
 142
 143
 144
 145
 146
 147
 148
 149
 150
 151
 152
 153
 154
 155
 156
 157
 158
 159
 160
 161
 162
 163
 164
 165
 166
 167
 168
 169
 170
 171
 172
 173
 174
 175
 176
 177
 178
 179
 180
 181
 182
 183
 184
 185
 186
 187
 188
 189
 190
 191
 192
 193
 194
 195
 196
 197
 198
 199
 200
 201
 202
 203
 204
 205
 206
 207
 208
 209
 210
 211
 212
 213
 214
 215
 216
 217
 218
 219
 220
 221
 222
 223
 224
 225
 226
 227
 228
 229
 230
 231
 232
 233
 234
 235
 236
 237
 238
 239
 240
 241
 242
 243
 244
 245
 246
 247
 248
 249
 250
 251
 252
 253
 254
 255
 256
 257
 258
 259
 260
 261
 262
 263
 264
 265
 266
 267
 268
 269
 270
 271
 272
 273
 274
 275
 276
 277
 278
 279
 280
 281
 282
 283
 284
 285
 286
 287
 288
 289
 290
 291
 292
 293
 294
 295
 296
 297
 298
 299
 300
 301
 302
 303
 304
 305
 306
 307
 308
 309
 310
 311
 312
 313
 314
 315
 316
 317
 318
 319
 320
 321
 322
 323
 324
 325
 326
 327
 328
 329
 330
 331
 332
 333
 334
 335
 336
 337
 338
 339
 340
 341
 342
 343
 344
 345
 346
 347
 348
 349
 350
 351
 352
 353
 354
 355
 356
 357
 358
 359
 360
 361
 362
 363
 364
 365
 366
 367
 368
 369
 370
 371
 372
 373
 374
 375
 376
 377
 378
 379
 380
 381
 382
 383
 384
 385
 386
 387
 388
 389
 390
 391
 392
 393
 394
 395
 396
 397
 398
 399
 400
 401
 402
 403
 404
 405
 406
 407
 408
 409
 410
 411
 412
 413
 414
 415
 416
 417
 418
 419
 420
 421
 422
 423
 424
 425
 426
 427
 428
 429
 430
 431
 432
 433
 434
 435
 436
 437
 438
 439
 440
 441
 442
 443
 444
 445
 446
 447
 448
 449
 450
 451
 452
 453
 454
 455
 456
 457
 458
 459
 460
 461
 462
 463
 464
 465
 466
 467
 468
 469
 470
 471
 472
 473
 474
 475
 476
 477
 478
 479
 480
 481
 482
 483
 484
 485
 486
 487
 488
 489
 490
 491
 492
 493
 494
 495
 496
 497
 498
 499
 500
 501
 502
 503
 504
 505
 506
 507
 508
 509
 510
 511
 512
 513
 514
 515
 516
 517
 518
 519
 520
 521
 522
 523
 524
 525
 526
 527
 528
 529
 530
 531
 532
 533
 534
 535
 536
 537
 538
 539
 540
 541
 542
 543
 544
 545
 546
 547
 548
 549
 550
 551
 552
 553
 554
 555
 556
 557
 558
 559
 560
 561
 562
 563
 564
 565
 566
 567
 568
 569
 570
 571
 572
 573
 574
 575
 576
 577
 578
 579
 580
 581
 582
 583
 584
 585
 586
 587
 588
 589
 590
 591
 592
 593
 594
 595
 596
 597
 598
 599
 600
 601
 602
 603
 604
 605
 606
 607
 608
 609
 610
 611
 612
 613
 614
 615
 616
 617
 618
 619
 620
 621
 622
 623
 624
 625
 626
 627
 628
 629
 630
 631
 632
 633
 634
 635
 636
 637
 638
 639
 640
 641
 642
 643
 644
 645
 646
 647
 648
 649
 650
 651
 652
 653
 654
 655
 656
 657
 658
 659
 660
 661
 662
 663
 664
 665
 666
 667
 668
 669
 670
 671
 672
 673
 674
 675
 676
 677
 678
 679
 680
 681
 682
 683
 684
 685
 686
 687
 688
 689
 690
 691
 692
 693
 694
 695
 696
 697
 698
 699
 700
 701
 702
 703
 704
 705
 706
 707
 708
 709
 710
 711
 712
 713
 714
 715
 716
 717
 718
 719
 720
 721
 722
 723
 724
 725
 726
 727
 728
 729
 730
 731
 732
 733
 734
 735
 736
 737
 738
 739
 740
 741
 742
 743
 744
 745
 746
 747
 748
 749
 750
 751
 752
 753
 754
 755
 756
 757
 758
 759
 760
 761
 762
 763
 764
 765
 766
 767
 768
 769
 770
 771
 772
 773
 774
 775
 776
 777
 778
 779
 780
 781
 782
 783
 784
 785
 786
 787
 788
 789
 790
 791
 792
 793
 794
 795
 796
 797
 798
 799
 800
 801
 802
 803
 804
 805
 806
 807
 808
 809
 810
 811
 812
 813
 814
 815
 816
 817
 818
 819
 820
 821
 822
 823
 824
 825
 826
 827
 828
 829
 830
 831
 832
 833
 834
 835
 836
 837
 838
 839
 840
 841
 842
 843
 844
 845
 846
 847
 848
 849
 850
 851
 852
 853
 854
 855
 856
 857
 858
 859
 860
 861
 862
 863
 864
 865
 866
 867
 868
 869
 870
 871
 872
 873
 874
 875
 876
 877
 878
 879
 880
 881
 882
 883
 884
 885
 886
 887
 888
 889
 890
 891
 892
 893
 894
 895
 896
 897
 898
 899
 900
 901
 902
 903
 904
 905
 906
 907
 908
 909
 910
 911
 912
 913
 914
 915
 916
 917
 918
 919
 920
 921
 922
 923
 924
 925
 926
 927
 928
 929
 930
 931
 932
 933
 934
 935
 936
 937
 938
 939
 940
 941
 942
 943
 944
 945
 946
 947
 948
 949
 950
 951
 952
 953
 954
 955
 956
 957
 958
 959
 960
 961
 962
 963
 964
 965
 966
 967
 968
 969
 970
 971
 972
 973
 974
 975
 976
 977
 978
 979
 980
 981
 982
 983
 984
 985
 986
 987
 988
 989
 990
 991
 992
 993
 994
 995
 996
 997
 998
 999
 1000



Bootstrapping	G-1-05	Verandring 14 nbl. m.u.	E/o radus.
q1	q1	q138	q1-40
q2	q2	q139	q1-40
q3	q3	q140	q1-40
q4	q4	q141	q1-40
q5	q5	q142	q1-40
q6	q6	q143	q1-40
q7	q7	q144	q1-40
q8	q8	q145	q1-40
q9	q9	q146	q1-40
q10	q10	q147	q1-40
q11	q11	q148	q1-40
q12	q12	q149	q1-40
q13	q13	q150	q1-40
q14	q14	q151	q1-40
q15	q15	q152	q1-40
q16	q16	q153	q1-40
q17	q17	q154	q1-40
q18	q18	q155	q1-40
q19	q19	q156	q1-40
q20	q20	q157	q1-40
q21	q21	q158	q1-40
q22	q22	q159	q1-40
q23	q23	q160	q1-40
q24	q24	q161	q1-40
q25	q25	q162	q1-40
q26	q26	q163	q1-40
q27	q27	q164	q1-40
q28	q28	q165	q1-40
q29	q29	q166	q1-40
q30	q30	q167	q1-40
q31	q31	q168	q1-40
q32	q32	q169	q1-40
q33	q33	q170	q1-40
q34	q34	q171	q1-40
q35	q35	q172	q1-40
q36	q36	q173	q1-40
q37	q37	q174	q1-40
q38	q38	q175	q1-40
q39	q39	q176	q1-40
q40	q40	q177	q1-40
q41	q41	q178	q1-40
q42	q42	q179	q1-40
q43	q43	q180	q1-40
q44	q44	q181	q1-40
q45	q45	q182	q1-40
q46	q46	q183	q1-40
q47	q47	q184	q1-40
q48	q48	q185	q1-40
q49	q49	q186	q1-40
q50	q50	q187	q1-40
q51	q51	q188	q1-40
q52	q52	q189	q1-40
q53	q53	q190	q1-40
q54	q54	q191	q1-40
q55	q55	q192	q1-40
q56	q56	q193	q1-40
q57	q57	q194	q1-40
q58	q58	q195	q1-40
q59	q59	q196	q1-40
q60	q60	q197	q1-40
q61	q61	q198	q1-40
q62	q62	q199	q1-40
q63	q63	q200	q1-40
q64	q64	q201	q1-40
q65	q65	q202	q1-40
q66	q66	q203	q1-40
q67	q67	q204	q1-40
q68	q68	q205	q1-40
q69	q69	q206	q1-40
q70	q70	q207	q1-40
q71	q71	q208	q1-40
q72	q72	q209	q1-40
q73	q73	q210	q1-40
q74	q74	q211	q1-40
q75	q75	q212	q1-40
q76	q76	q213	q1-40
q77	q77	q214	q1-40
q78	q78	q215	q1-40
q79	q79	q216	q1-40
q80	q80	q217	q1-40
q81	q81	q218	q1-40
q82	q82	q219	q1-40
q83	q83	q220	q1-40
q84	q84	q221	q1-40
q85	q85	q222	

MEASURE PART IN NIAL. 6-1-84

1/PC2 φ1
 C3 C4 4φ
 C5 32
 C6 C4 8φ
 C8 36
 C9 92 φ 8
 C8 φ8
 CC φ8
 CD φ8
 ⇒ CE C4 8φ
 ⇒ dx 36
 ⇒ d1 C4 1c
 d3 32
 dy φ8
 EA 40
 1/ F BB 3F
 1/ F Ec 9φ D4

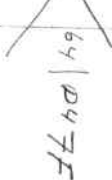
Springs Mea.
 φ 4 4 φ

pre to
 Agreements

pre to
 again.

φ 4 4 φ φ 4 4 φ φ 4 4 φ
 42 44 45 47
 20 20 20 20
 49 48 4c 4c
 48 4E 4F 4F
 51 52 54 55
 57 57 59 5A
 5c 5c 5d 5F
 64 64 63 66
 68 68

φ 8 φ 8 φ 4 φ 4 φ 4 φ 4 φ 4 φ 4
 32 36 31 35
 CA 15 CA 16 CA 17 CA 18
 φ 6 CA 19
 C4 4 φ 8 31
 C4 5 φ 8 35
 C4 11 33
 C4 4 1 37
 4 φ 4 φ
 C9 13 C9 13
 3F 8 8 φ 3 3F 8 8 φ 3



68 C4 8 φ 8
 6d 32
 8E C4 5 φ 8
 70 36
 71 C2 15
 72 31
 74 C2 16
 76 35
 77 C2 17
 79 33
 7a C2 18
 7c 37
 7d C2 19
 7F φ 7
 ⇒ 84 C4 8 φ 8
 82 32
 ⇒ 83 C4 1 F
 85 36
 86 92 φ 8

Merivnhtl

news Gros in Mill 6-1-09

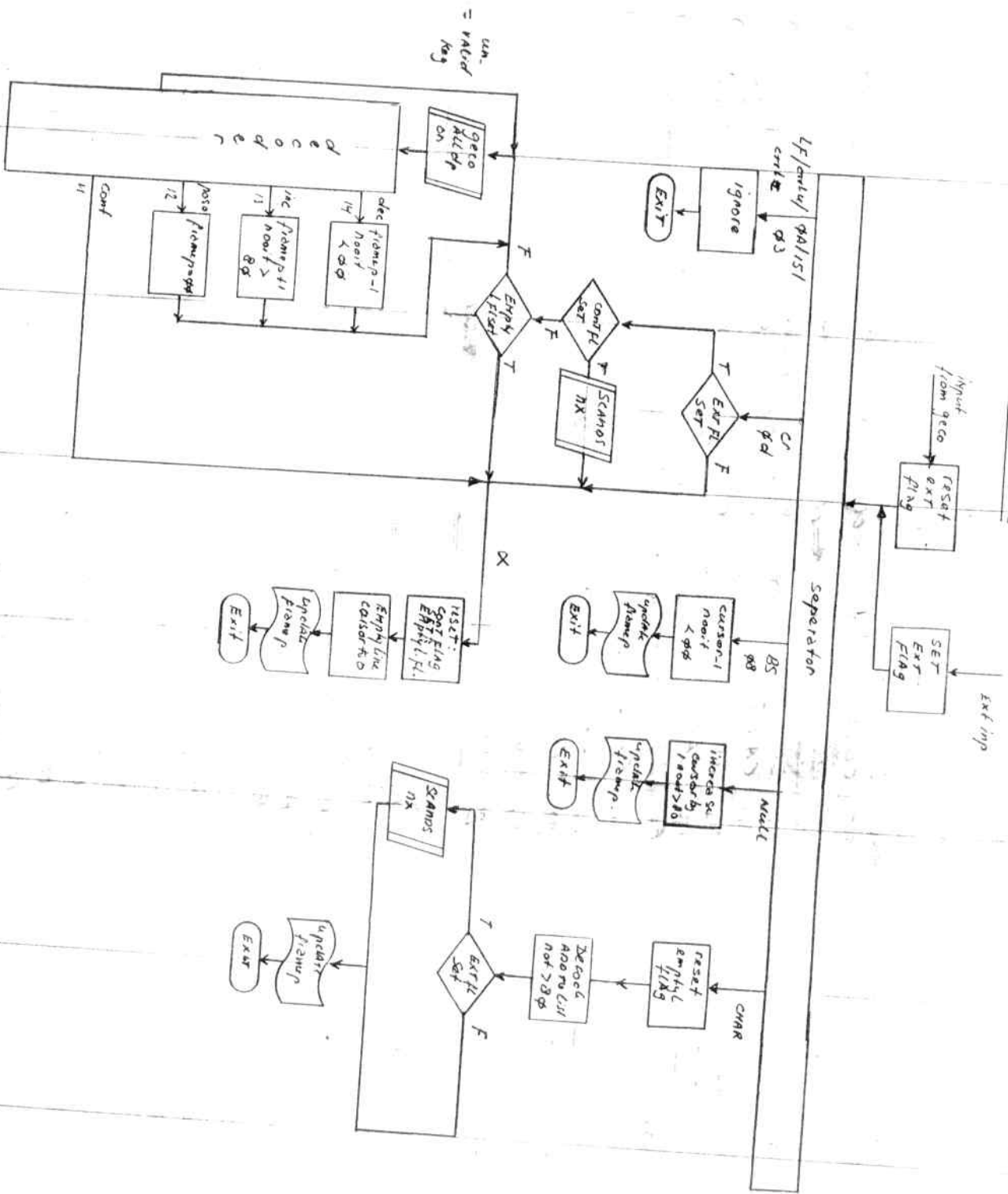
1F77 48
 78 C4A4
 7A 32
 7B C444
 7C 36
 7E 9244
 8A 48
 81 48
 82 48
 83 C494 } costs
 84 36 } GPN2
 86 C41C
 88 32
 89 44
 8A 48
 BE 48
 BF 3F
 1F04 94B5

44 44 48 48
 A2 C444
 A4 32
 A5 C454
 A7 36
 A8 31
 A9 C415
 A15 35
 A2 C416
 A3 33
 A4 C417
 B1 37
 B2 C410
 B4 46
 B5 C419
 B6 C444
 B7 31
 B8 C454
 B9 35
 B10 C411
 B11 33
 B12 C444 41
 B13 37
 B14 3F A4 42
 B15 C114
 B16 41
 B17 44
 B18 C913
 B19 3F 94 43
 B20 CC

4F C444
 41 32
 42 C454
 44 36
 45 C215
 47 31
 48 C216
 4A 35
 4B C217
 4C 32
 4E C218
 4F 37
 51 C219
 52 47
 54 C4201 } address in Mill
 56 32
 57 C41F
 59 36
 5A 9244

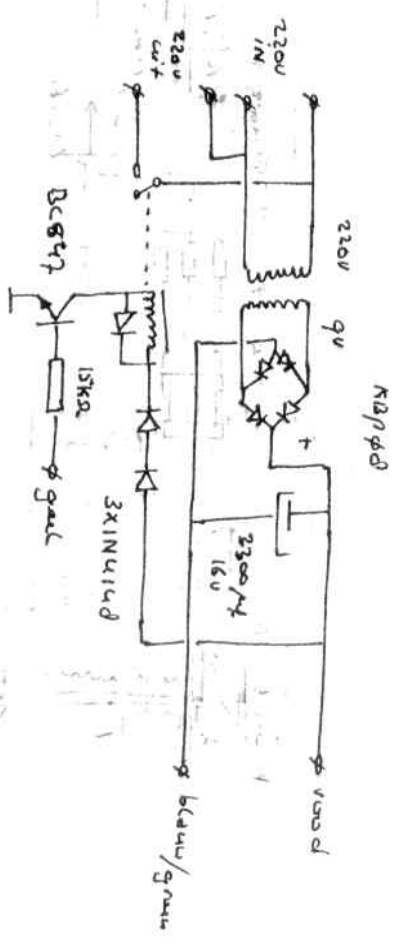
unvoll

Handwritten notes in the top left margin, including the number 910.



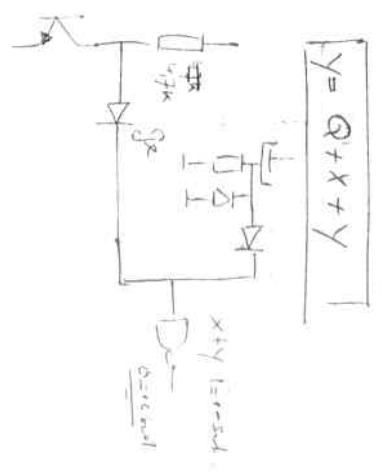
20/1/21

2-2-85 Loading Ordes

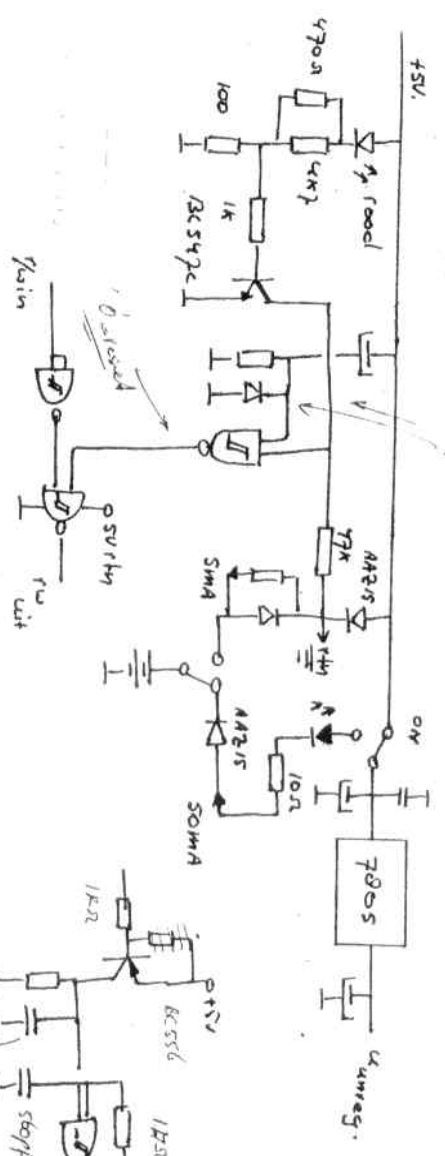


17-2-85

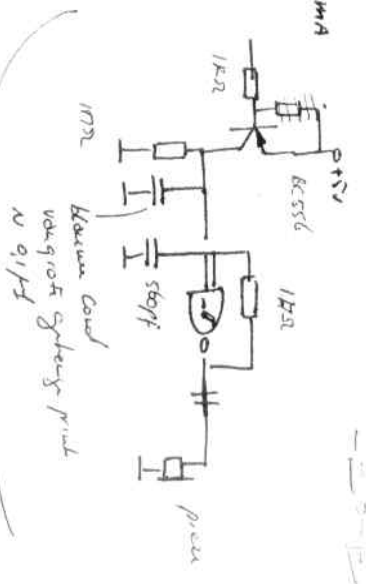
deugd med - 1
20 march 1985



X = result
Y = result
Y = output



0 0 1
0 1 1
1 0 1
1 1 0



quest

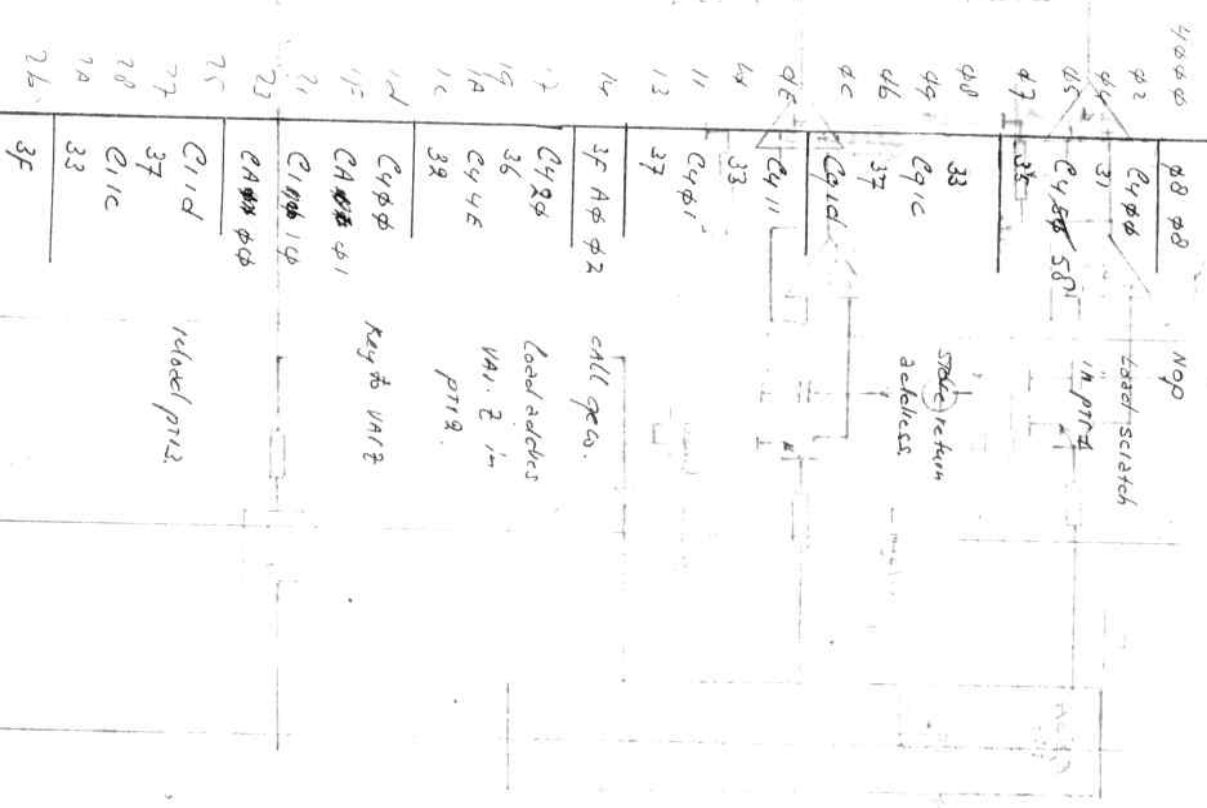
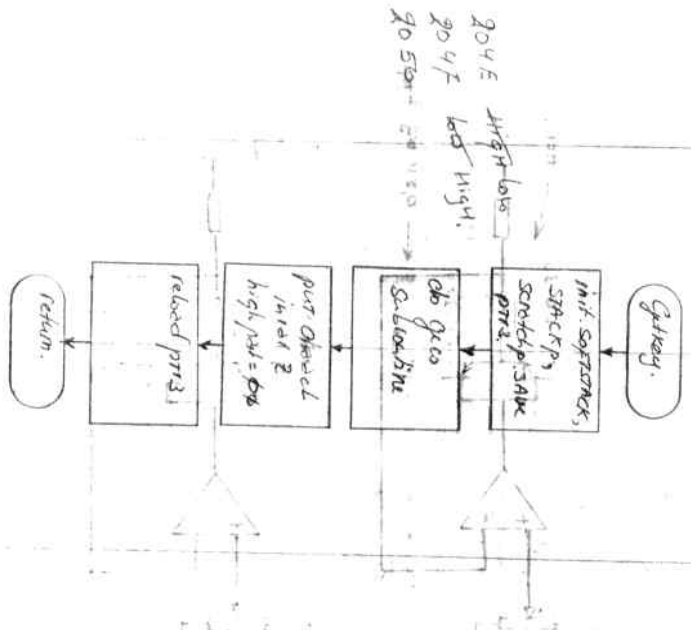
Maxim Coude
van groet gateny pind
N 01/1

100g 1.30 Sec
1min Sec 1/8

clarity cool
a ↑ flash

Getkey. 6.4.85.

Deni van der Vast
 Variabel 2.



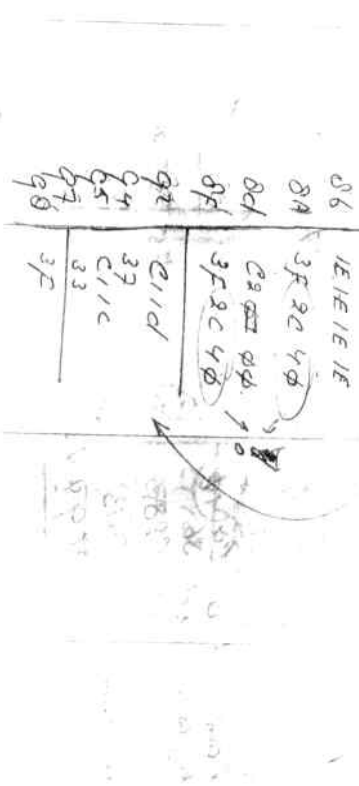
Dump char. 6-4-85.

Here machine memory dumps the address which are listed
 in the new ASCII on status of the machine.

2c	08		111	30	"0"
2d	240F	label	112	31	
2f	01	label and address	113	32	
30	04 (41)		114	33	
32	38		115	34	
33	04... 40		116	35	
35	36		117	36	
36	40	translate code	118	37	
37	0800		119	38	
38	013	to parameter	120	39	
39			121	40	
3e	3F 8803	address error.	122	41	
	3F 0000		123	42	
			124	43	
			125	44	
			126	45	
			127	46	

Write byte 6-4-85. Here machine set address by use of the system.

51	00	byte print	73	01	
58	0400	scratch	74	080E	
59	31	print			
5e	0400 50				
60	35				
61	33	store			
62	091c	return			
64	37				
65	091d				
67	0411	load softstack			
69	33				
6A	0401				
6e	37				
6d	0900	load add			
6f	36	use M12			
74	044E				
79	38				



Beve routine 1. haalt een key.

2. kijkt of al te een hex regis (20 niet)

3. zo ja naar hex waael

4. op tabel schem.

5. shift hex waael in var 2.

99	08		
9A	3F A0 02	do gade	doe scan key h1
9D	04 (E8)	loading	address of tabel
9F	28		
A0	04 (40)		
A2	36		
A3	04 00	clear ax	
A5	0E		
A6	C1 00	got reg waa	
AD	E0 00	Error with tabel + EX	
AA	08 0C	if not jump.	
AC	40	↓ no mark	
AD	E4 0F	if not found	
AF	08 E9	get new	
B1	02		
B2	01		
B3	F4 01		
B5	01		
B6	00 EE		
B7	01 05		
B8	01 05		
B9	09 13		
BA	-1 79 02	store char.	

99	08		
9A	3F A0 02	do gade	doe scan key h1
9D	04 (E8)	loading	address of tabel
9F	28		
A0	04 (40)		
A2	36		
A3	04 00	clear ax	
A5	0E		
A6	C1 00	got reg waa	
AD	E0 00	Error with tabel + EX	
AA	08 0C	if not jump.	
AC	40	↓ no mark	
AD	E4 0F	if not found	
AF	08 E9	get new	
B1	02		
B2	01		
B3	F4 01		
B5	01		
B6	00 EE		
B7	01 05		
B8	01 05		
B9	09 13		
BA	-1 79 02	store char.	

TABLE 1

E0	508	P	(0)
E1	51	Q	(1)
E2	52	R	(2)
E3	53	S	(3)
E4	54	T	(4)
E5	55	U	(5)
E6	56	V	(6)
E7	57	W	(7)
E8	58	X	(8)
E9	59	Y	(9)
F0	41	A	(10)
F1	42	B	(11)
F2	43	C	(12)
F3	44	D	(13)
F4	45	E	(14)
F5	46	F	(15)
F6	30		
F7	31		
F8	32		
F9	33		
FA	34		
FB	35		
FC	36		
FD	37		
FE	38		
FF	39		
	40		
	41		
	42		
	43		
	44		
	45		
	46		
	47		

TABLE 2

FD	30		
FE	31		
FF	32		
	33		
	34		
	35		
	36		
	37		
	38		
	39		
	40		
	41		
	42		
	43		
	44		
	45		
	46		
	47		

P (1) (10)
 Q (2) (2)
 R (3) (3)
 S (4) (4)
 T (5) (5)
 U (6) (6)
 V (7) (7)
 W (8) (8)
 X (9) (9)
 Y (10) (10)
 A (11) (11)
 B (12) (12)
 C (13) (13)
 D (14) (14)
 E (15) (15)
 F (16) (16)

40	48	48	CHL	472
4A	C488	load scdkt.		
4B	31			
4C	C458			
4D	35			
4E	33	Stor. retun.		
4F	37			
4G	37			
4H	C411	3075THC		
4I	231	10PT12.		
4J	C481			
4K	37			
4L	C424			
4M	36			
4N	C48E			
4O	32			
4P	C488			
4Q	C488			
4R	C481			
4S	3F99998			
4T	3F99998			
4U	3F99998			
4V	3F99998			
4W	31			
4X	C111			
4Y	33			
4Z	3F			

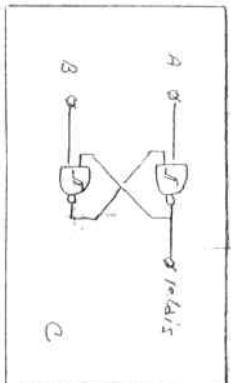
41	48	48	light input.	
42	C488			
43	81			
44	98824			
45	48	load input		
46	C488			
47	31			
48	C488	scdkt.		
49	35			
4A	33			
4B	C411	Stu red.		
4C	37			
4D	C411	5075THC		
4E	32			
4F	C481			
4G	37			
4H	C424			
4I	36			
4J	C48E			
4K	32			
4L	C488			
4M	C488			
4N	C481			
4O	48			
4P	98846			
4Q	3F99998			
4R	3F99998			
4S	3F99998			
4T	3F99998			
4U	31			
4V	C111			
4W	37			
4X	33			
4Y	3F			

14.2.85 Interface Orests.

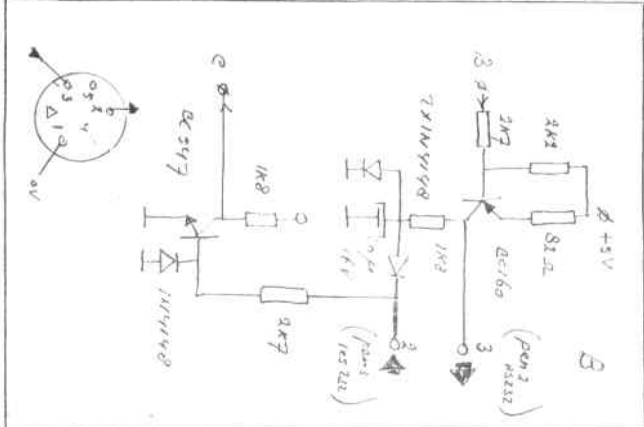
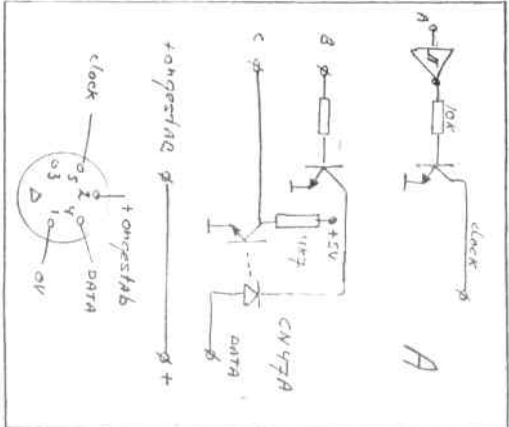
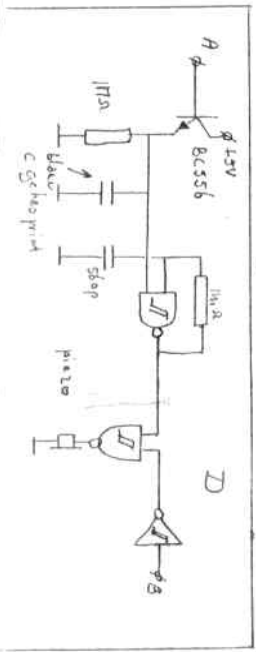
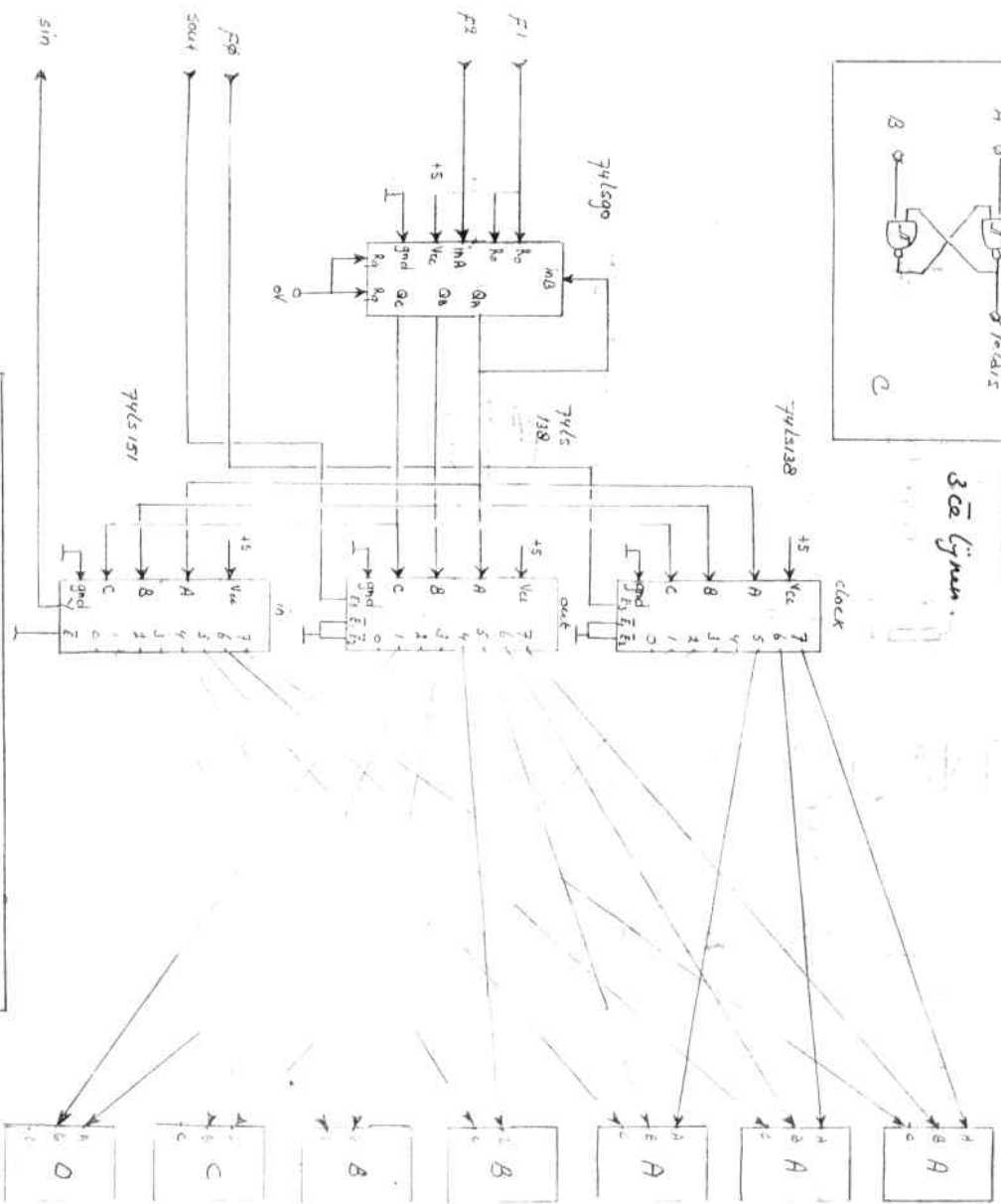
for beschrijving staan: sin, Sout, F0, F1, F2

Rangestoken moeten worden

3x RD18 interface
3x RS232



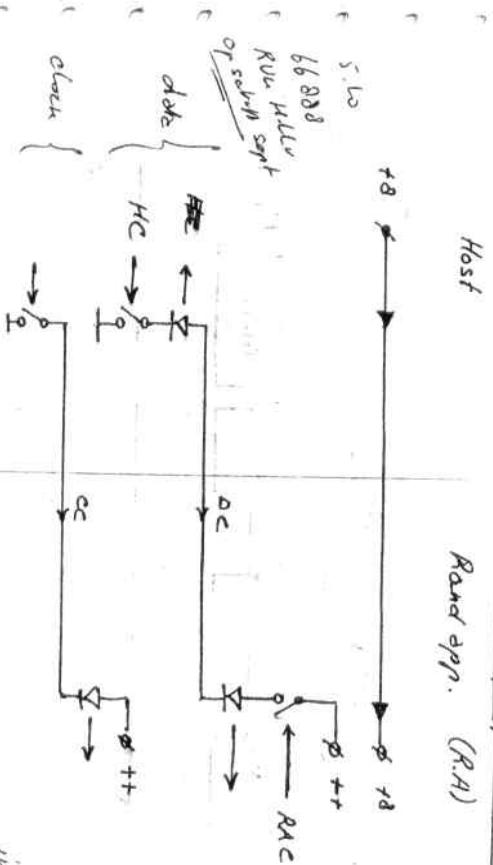
Sense B
3 bit signum.



14.2.85 Heriense Software Overst.

Brainstorm

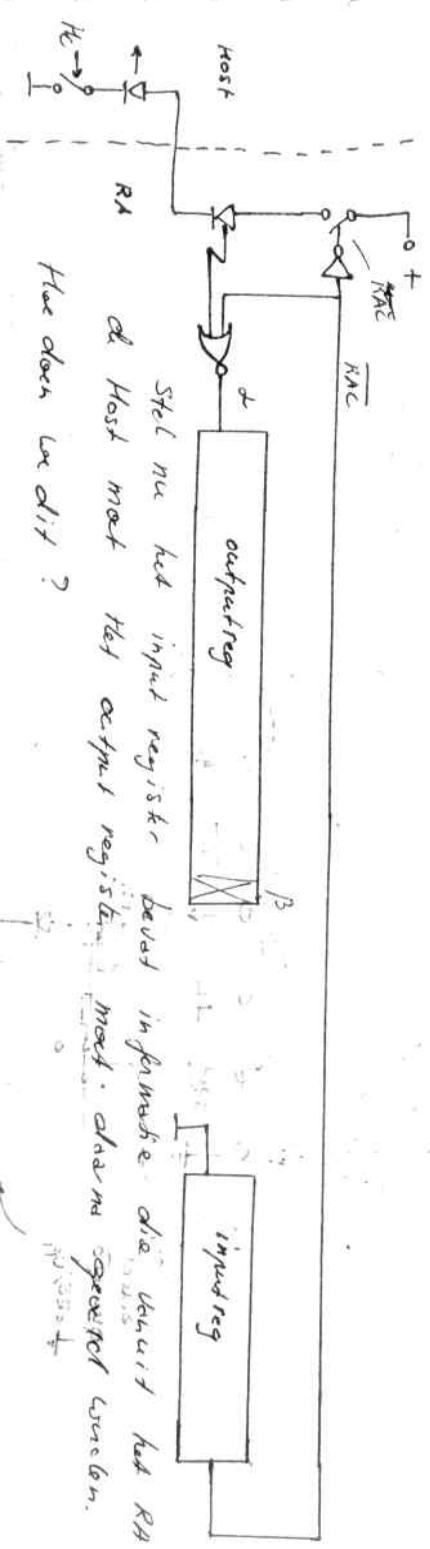
1. De monitor moet gebruik maken van een teektype rouwbus, zodat ongeschikt kan worden van de interne keyboard en display, maar de teektype.
2. De oprom simulator is gewoon een onbeperkt aantal monitor addresses in octets 04021 address in simulator 14021 prom reader 24021
3. We zijn een systeem waarin we de keuze van een bepaalde keuze van een bepaalde fysische object dan een programma gereedschap. Dit systeem moet zodanig zijn dat ook de fysieke systeem nog niet simpel meubel toch de programmeren die een bepaalde object gebruiken en meer kennis kunnen.
- Ik denk hierbij aan het volgende: plaats in de schakel blokken die corresponderen met 10 octets. (met de bias wordt hier een programma behandeld).
tydens de initiële fase wordt de hele keuze een default uitvoerpunt terugverzend. dan mbv de monitor of inhoud van de keuze bytes te ky?
kan een keuze een enkel 1/10 punten.
Maar een subrothe die als een keuze die gegeven een objectiviteit of uitgang "direct".
4. Maak een heep programma's.
5. Maak een microprogramma met in een noten en lengtes.
6. Schrijf de monitor zodat hij een of twee komst uitvoerd met een aantal dat nogmaals uitvoerd gebogen.
Monitor operaties: 1. read
2. anke data, address } plaats in de keuze.
3. write
4. start.
5. Copy
6. List. (in m. teektype).
7. de start bit.
7. plaats de de programmeren hoog in het systeem zodat niet 1 prom veel run te overblijft van een uitbreiding van de I, L, K, L, en de middel.



RAC = 1 doet het RA maken staan in de draad
mogelijk (sluit de select)

DC = 1 doet er loepit staan in de draad
HE = 1 doet de Host maakt staan in de draad
mogelijk

Het zal duidelijk zijn dat als we bidirectioneel een bericht over de adals lijn willen verzenden en spreken moet zijn van een zenuw coördinatie immers: als de Host iets naar het RA zendt dan moet het RA. RAC = 1 maken anders is a
waarschijnlijk geen communicatie mogelijk in dit geval pulssaal of Host HE. Zelf het RA dan is het niet naar de Host dan moet de Host HC = 1 maken en het RA al
staan modellen.
Hoe brengen we deze coördinatie tot stand wanneer de Host iets in 's a RA niet
beschouwen anderszins figuur.



Stel nu het input register bevat informatie die vanuit het RA naar de Host moet het output register moet daarna gegevens verzenden.
Hoe doen we dit?



Elkeen eerst moet het input register waarden uitgeven tenzij het output register

overstroomig gevoel wordt met nullen. De host moet dus HC=1 maken. Anders is in geen een.

ingyke. is HC=1 en gaat de host klappen dan kan het input reg. wel uitgeven.

hierbij komt een 1 in het input reg. overeen met no command. De schakeling moet het register

dat tijdens het uitbrengen van het input register het output register netjes gevoel wordt met

nullen. immers is $\overline{RAC}=1 \Rightarrow \text{evenen}=0 \Rightarrow \overline{RAC}=0$

$(\overline{RAC}=0 \Rightarrow \text{evenen}=1) \Rightarrow \alpha=0$

Is het input reg. eindelijk helemaal gevoel met nullen. dan kan het output register wel

gevoel. We breken danke de HC of gecontroleerd ook dat die we in het output register

wilten hebben. Het eerste bit dat de HC moet een 1 zijn (MC=0) (relateren) anders

het active bit) omdat het input register = 0 is dat alleen omdat nu het RA de schakeling

inact houdt. dan is of na komt al info gecontroleerd is het output register.

Het eerste bit dat we resultaat was een "1" als deze of laatste positie is het register.

breukt (positie P) dan zegt we dat het bit is. De logica van het RA

leert nu dat het output register, collectie gevoel. De logica zal anders zijn dat na de

taal het output reg. wel gevoel en het input reg. na info komt. Het eerste bit is

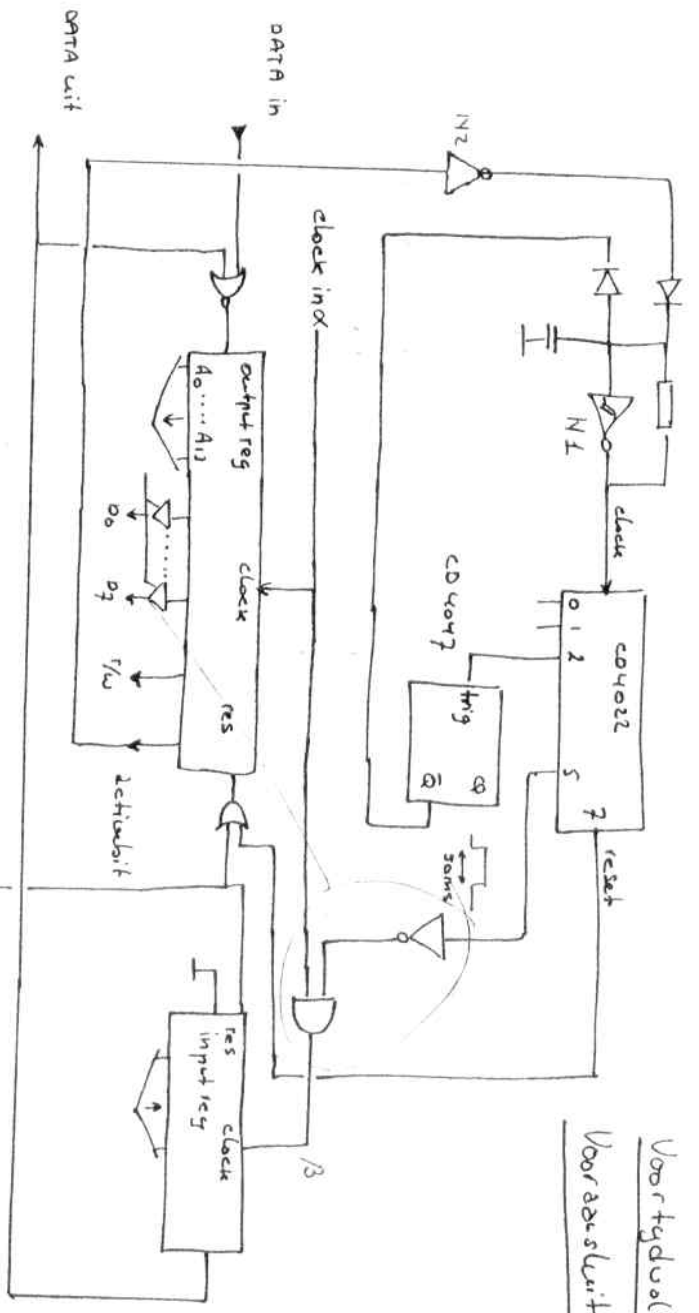
voornamelijk de eerste beginnend.

Op de output bit is het schema helemaal uitgewerkt.

Handwritten notes and diagrams at the bottom of the page, including a small schematic diagram of a register circuit.

Additional handwritten notes and diagrams at the bottom of the page, including a small schematic diagram of a register circuit.

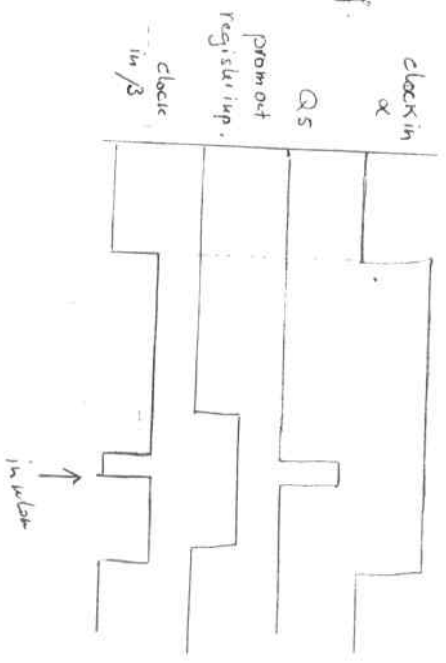
Voor tydvolgorde diagram zie 24-2-85.
 Voor de schakeling zie 17-5-85.



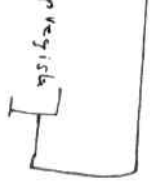
* markering: dit mechanisme dient om data vanuit de processor te resetten.

Gebruik 8 bits breedte output register en 4 bit register voor output register op off. de schakeling levert alle van het in te lezen handzich pad.

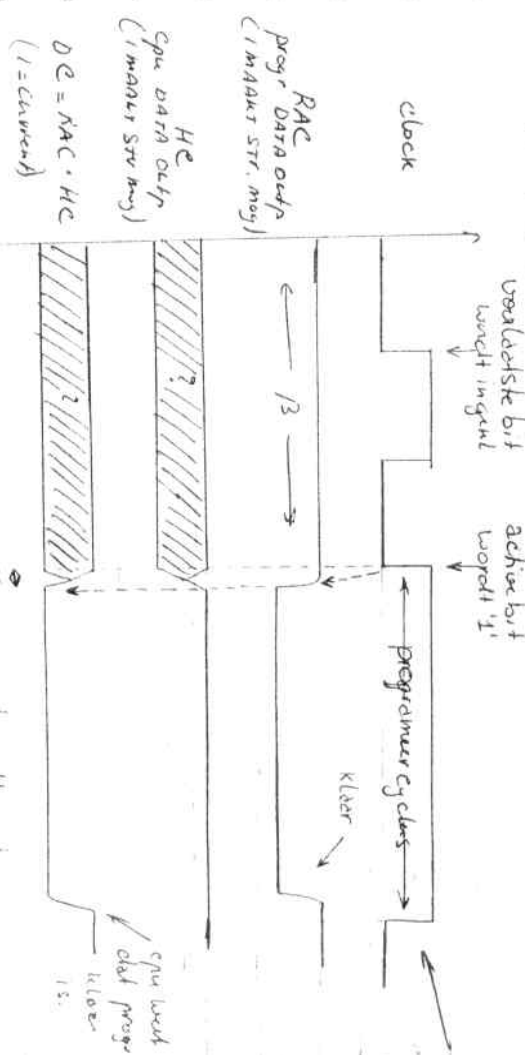
* de ingang ext reset wordt 1 gegeven op het moment dat de schakeling op disakt wordt opzet.



processor
 level
 (as)
 op het moment
 hoe schakeling
 opzet
 gereset



Heer kan de programma de Host nu duidelijk maken dat een programmeer cyclus is afgelopen? Blijven we oude stand diagram.

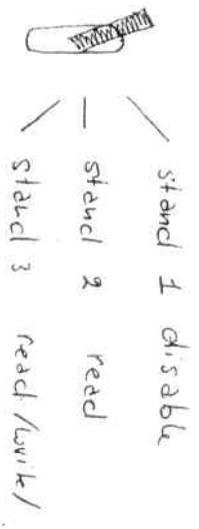


uwa show gaat overen, die het bit is programmeerbaar. biedt show een zodat die veringie vanen de drend

passen de CPU wordt hieldt evenut = 1 als de CPU geland x Higt leas gijfont waken !! (de CPU moet dus eerst een wachte hieldt el dats g. 2 is g. wust.)

Conclusie: Als active bit = 1 dan drend show loes, dit word nog in het schene veel vrig hls waken in gebouwd.

Op de programen zit een schakelen met 3 standen :



stand 1:

- programmer spanning is off, de spanning op de prom = 0V
- zowel het output als input register wordt gereset.
- disable counter
- all connections to prom to 0V.

stand 2

In deze stand wordt de prom in de uit het oeffen lichte gereset.
 In deze stand wordt de prom onder controle van de R⁺ en R⁻ ingeschakeld.
 De bestel in deze stand geeft de waarde van de prom op de uitgang in de prom wordt geschreven.

- tsv en prom on
- programmer spanning off
- disable counter

stand 3

In deze stand kan er in de prom worden geschreven en kan er in de machine geschreven.
 De enige toegestane machine status zijn (-, R, R⁺)

- tsv en prom on
- programmer spanning on
- enable counter
- toegestane machine status (-, R, R⁺, P, P⁺)

Op de volgende blz wordt het oeffen register gereset op de uitgang van de machine status.
 De machine status wordt gereset op de uitgang van de machine status.

R read mode

- prom output on
- bij de output wordt
- input register is 0

R⁺ actual read mode als R⁺ machine wordt afgelezen wordt de R⁺ machine status

relax hoos

data

standig

wordt het

de (bif)

klare hoog

systeme.

de epu

de deend

gepopt

ust)

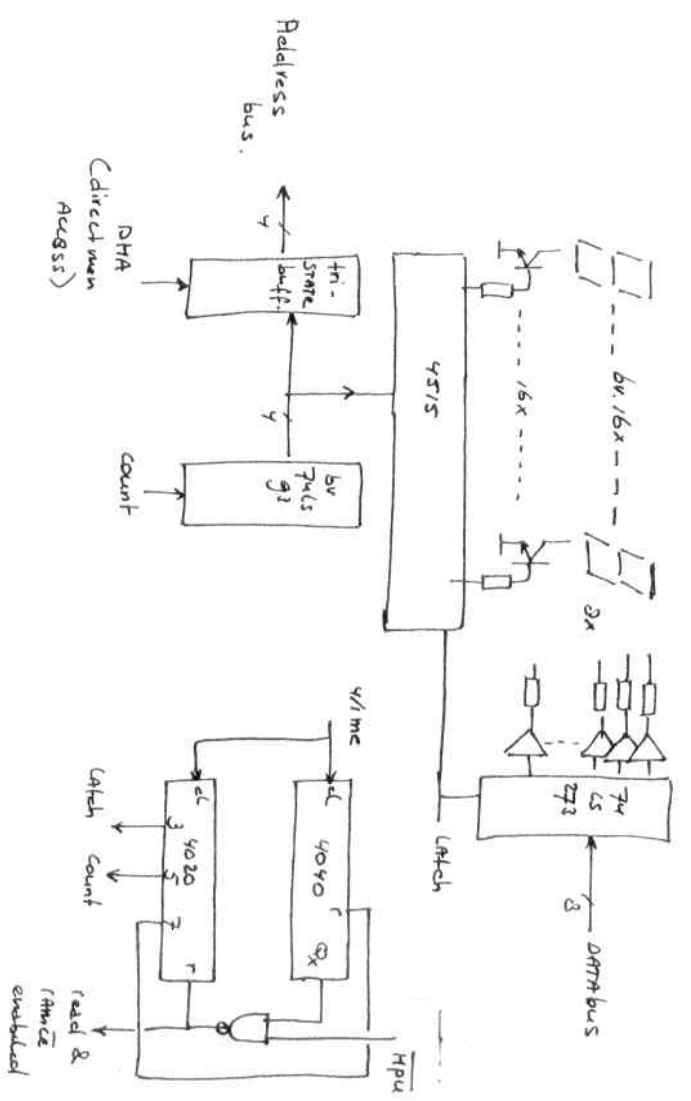
end

19-10-85 Idee voor een Displ. processor

definitie: T is de tijd dat een displ. breed

Vaak is het wenselijk om constant een
 8k display te kunnen aansturen.
 Dit, dan display processor kan alit
 karakteristieken van de processor
 worden gewonnen.

De data zoals die op de display
 moet komen wordt in de Oudeste
 16 bits van een 16m geheug gelaast.
 de controller, hartum na iedere cycl
 T een nieuw byte op uit het geheue
 oluv. een omf. methode

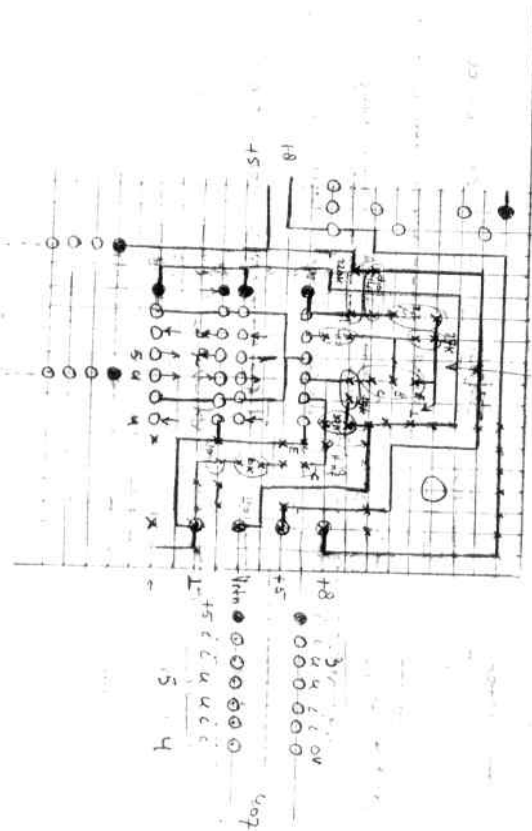


Beschrijving van controller: Rx wordt zo gelaast dat deze (een telstapel) na ongeveer T seconden '1' wordt.

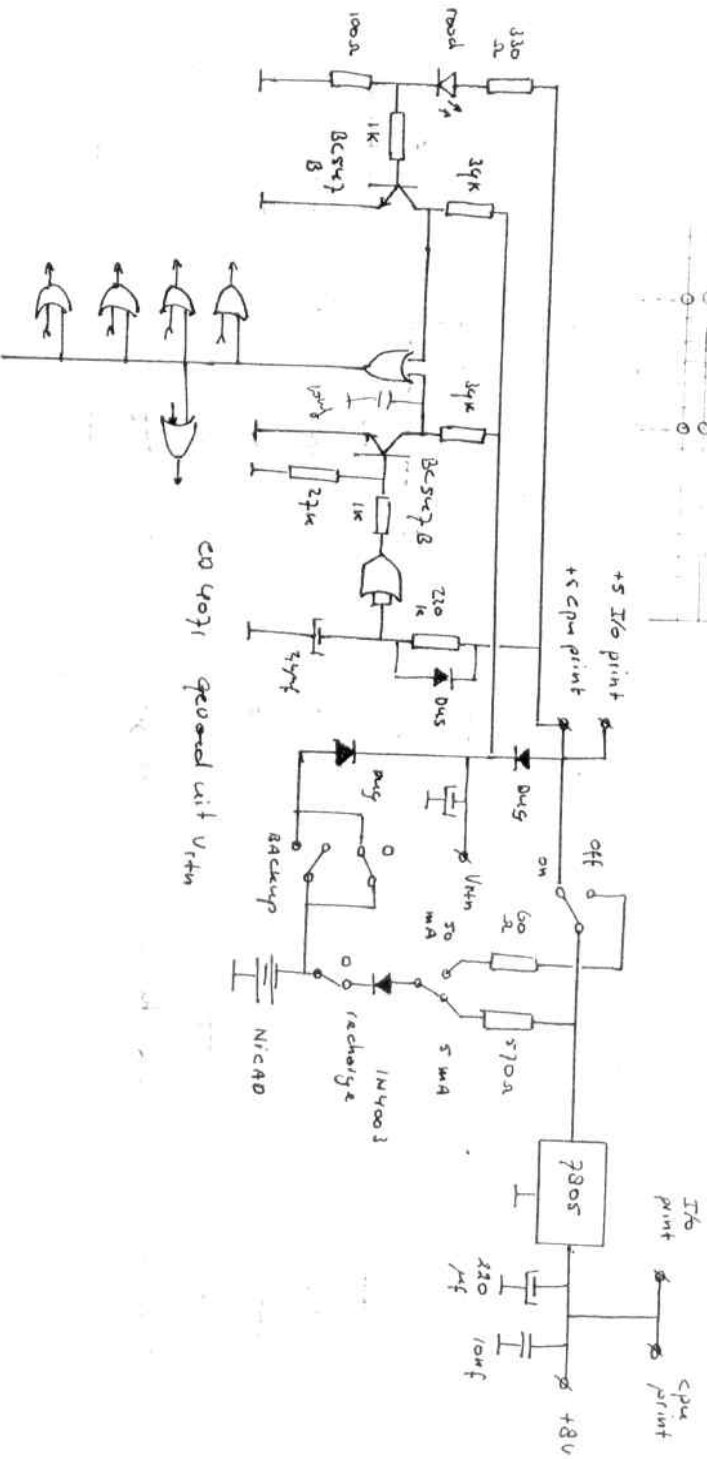
is $Rx = 1$ en is $H_{pux} = 1$ (dat de input wordt van processor en de busen). dan begint de u_{020} te tellen. (is $H_{pux} = 0$ dan wordt een signaal tot de u_{020} wordt Rx bijtimmeren van langere als dat een instelling duurt). tevens wordt de geheue individueel greef, de u_{020} van de u_{040} die ik houd (display teller) de Address bus gelaast. Hierna wordt de data die op het geheue wordt op de data bus. Na een tijd volgt een latch pulse die tegelijk de nieuw data download als wel het nieuwe display adres. Hierna wordt de display teller met 1 verhoogt. Als dit is gebeurt dan wordt de u_{020} reset met 1 dat wordt u_{020} teller wordt reset. ofte. Als dit wordt gedaan dan u_{020} dan u_{040} dan wordt de CPU verhoogt en wordt de geheue gereset tot de HPU cyclus is afgelopen hierna telende en de u_{020} als dat Rx laag wordt.

↑ 9-11-85. Working & power up.

unpaired diodes and LEDs

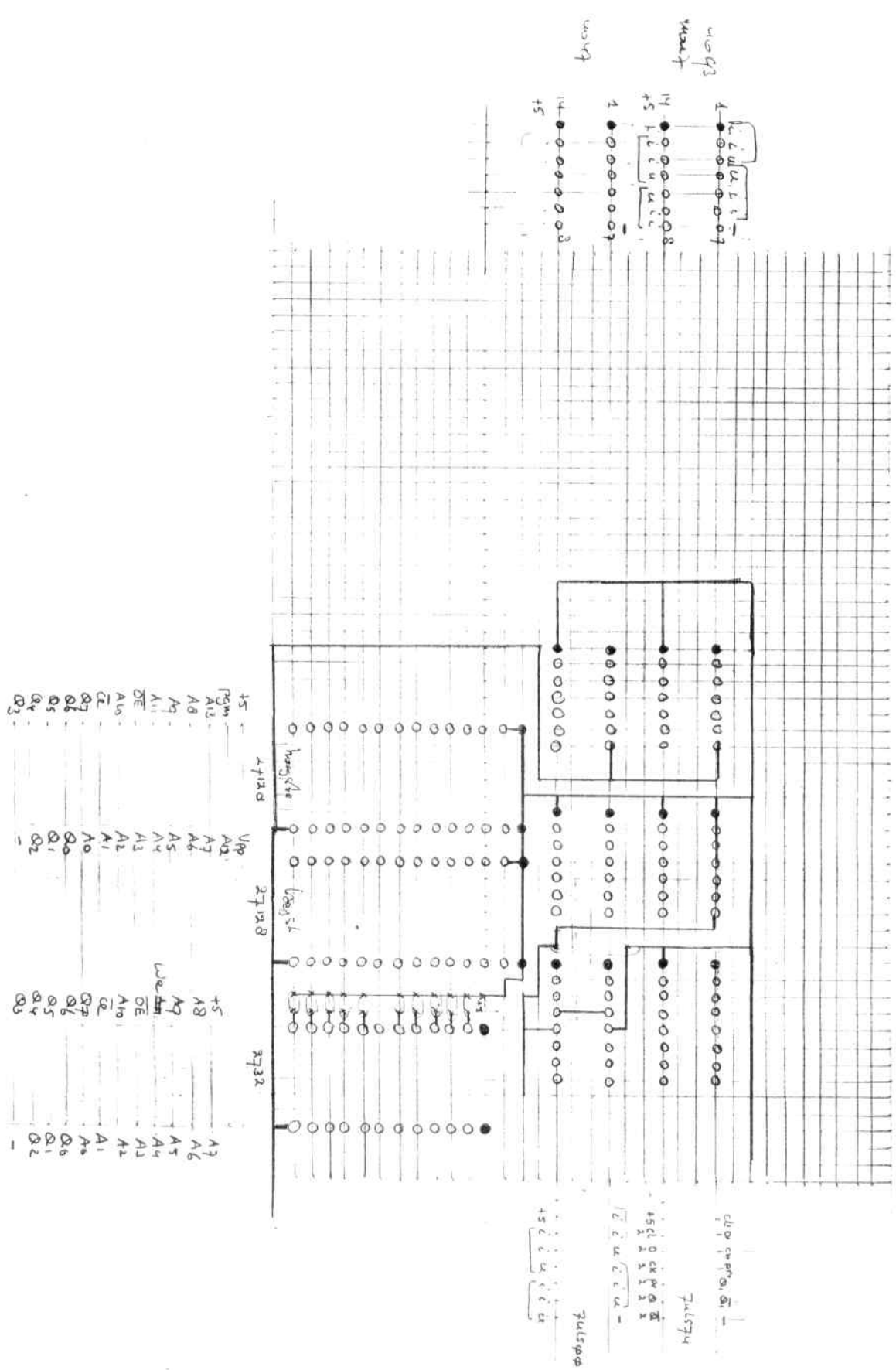


4.2V
Scale



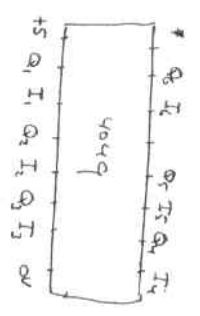
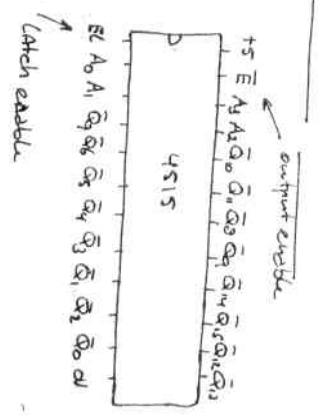
12-11-85 2x16 Epron kultivering. Schema 7. - 2d grad 5/6

Med angiften 45V en punkt op lisen rindes. Den anden lisen rindes i 11

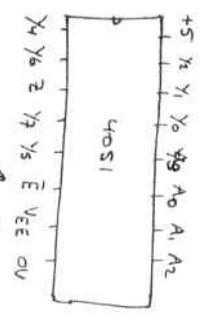


spa print +8V

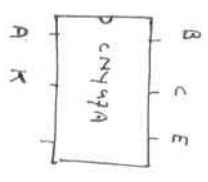
4515



V Input mag gester
wunder die Up

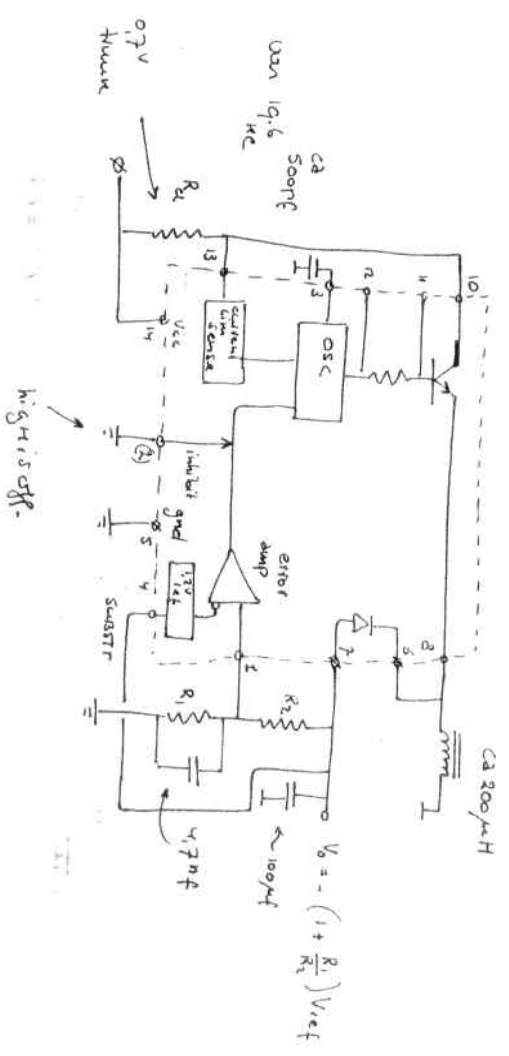


output enable
connected 0V



Diode $I_{Fmax} = 30mA$ $V_R = 5V$ $P_{RT} = 100mW$
 Transistor $30V$, $I_C = 30mA$ $P_{tot} = 100mW$
 $I_C/I_F = 40\%$ $2000V$ iso.

TL497 (high spannung)



input side max 12V.
 Offset signal current = 6mA.
 Output side $I_{out} = 11mA$

Teust Hawy Mullisch.
 Gino vuyboo
 mvv. Teust Gien
 f.s.-

De programmering is beëindigd om ongeveer 10 uur 's ochtonds door 7 deelnemers uit de "Groep 20" de naam "Hydra" te krijgen. De naam "Hydra" is afgeleid van de naam van de godin van de rivier de Rijn.

De aanpak is gebaseerd op de volgende adressen: $\overline{count} \text{ up}$; $\overline{count} \text{ up}$ (loop); $\overline{count} \text{ up}$ (loop); $\overline{data} \text{ in}$ (loop); $\overline{data} \text{ out}$ (loop); $\overline{data} \text{ in}$ (loop); $\overline{data} \text{ out}$ (loop); $\overline{data} \text{ in}$ (loop).

De naam wordt het gewenste adres afgeleid mbv $\overline{count} \text{ up}$. We behandelen nu eerst het geval dat we de opname uit het geheugen lezen. We maken dan $\overline{read} \text{ mode}$ laag en geven een $\overline{read} \text{ pulse}$. De data staat nu in het schuifregister. Door \overline{clock} pulsen te geven kunnen we nu op data in de data cellen. Nu het geval dat we de opname willen programmeren mbv. \overline{clock} en \overline{data} cellen we het schuifregister. We maken nu $\overline{program} \text{ mode}$ laag gevolgd door een $\overline{program} \text{ pulse}$ van 50 ms.

De werking, belangrijk is dat de schakeling zo wordt ingericht dat we de opname veilig in een warden gemiddelt. De programmer heeft zijn eigen tsv voeding die afgescheiden kan worden door $\overline{S7}$ wordt de twee 4040's gerezet zodat de schakeling rond T of hoog. Wordt de tsv uitgezet dan wordt via N1 van de 7415 899 hystese, bouwtellen worden N3 en N4 hystese zodat ook de \overline{a} en de \overline{prog} lijnen vrij zijn. $\overline{S8}$ was natuurlijk de opname zodat ook Vpp vrij is en nu \overline{a} ($\overline{OE} \text{ lpg}$) vrij is. We zien nu keens dat de manieren waarop de opname gebruikt wordt worden metingen (zoals $\overline{S7}$ dan $\overline{S1}$) en afhankelijk nemen (zoals $\overline{S8}$ dan $\overline{S1}$). We behandelen nu de manieren waarop de manieren worden gebruikt (zoals $\overline{S7}$ dan $\overline{S1}$) en afhankelijk nemen.

De werking, belangrijk is dat de schakeling zo wordt ingericht dat we de opname veilig in een warden gemiddelt. De programmer heeft zijn eigen tsv voeding die afgescheiden kan worden door $\overline{S7}$ wordt de twee 4040's gerezet zodat de schakeling rond T of hoog. Wordt de tsv uitgezet dan wordt via N1 van de 7415 899 hystese, bouwtellen worden N3 en N4 hystese zodat ook de \overline{a} en de \overline{prog} lijnen vrij zijn. $\overline{S8}$ was natuurlijk de opname zodat ook Vpp vrij is en nu \overline{a} ($\overline{OE} \text{ lpg}$) vrij is. We zien nu keens dat de manieren waarop de opname gebruikt wordt worden metingen (zoals $\overline{S7}$ dan $\overline{S1}$) en afhankelijk nemen (zoals $\overline{S8}$ dan $\overline{S1}$). We behandelen nu de manieren waarop de manieren worden gebruikt (zoals $\overline{S7}$ dan $\overline{S1}$) en afhankelijk nemen.

De werking, belangrijk is dat de schakeling zo wordt ingericht dat we de opname veilig in een warden gemiddelt. De programmer heeft zijn eigen tsv voeding die afgescheiden kan worden door $\overline{S7}$ wordt de twee 4040's gerezet zodat de schakeling rond T of hoog. Wordt de tsv uitgezet dan wordt via N1 van de 7415 899 hystese, bouwtellen worden N3 en N4 hystese zodat ook de \overline{a} en de \overline{prog} lijnen vrij zijn. $\overline{S8}$ was natuurlijk de opname zodat ook Vpp vrij is en nu \overline{a} ($\overline{OE} \text{ lpg}$) vrij is. We zien nu keens dat de manieren waarop de opname gebruikt wordt worden metingen (zoals $\overline{S7}$ dan $\overline{S1}$) en afhankelijk nemen (zoals $\overline{S8}$ dan $\overline{S1}$). We behandelen nu de manieren waarop de manieren worden gebruikt (zoals $\overline{S7}$ dan $\overline{S1}$) en afhankelijk nemen.

De werking, belangrijk is dat de schakeling zo wordt ingericht dat we de opname veilig in een warden gemiddelt. De programmer heeft zijn eigen tsv voeding die afgescheiden kan worden door $\overline{S7}$ wordt de twee 4040's gerezet zodat de schakeling rond T of hoog. Wordt de tsv uitgezet dan wordt via N1 van de 7415 899 hystese, bouwtellen worden N3 en N4 hystese zodat ook de \overline{a} en de \overline{prog} lijnen vrij zijn. $\overline{S8}$ was natuurlijk de opname zodat ook Vpp vrij is en nu \overline{a} ($\overline{OE} \text{ lpg}$) vrij is. We zien nu keens dat de manieren waarop de opname gebruikt wordt worden metingen (zoals $\overline{S7}$ dan $\overline{S1}$) en afhankelijk nemen (zoals $\overline{S8}$ dan $\overline{S1}$). We behandelen nu de manieren waarop de manieren worden gebruikt (zoals $\overline{S7}$ dan $\overline{S1}$) en afhankelijk nemen.

De werking, belangrijk is dat de schakeling zo wordt ingericht dat we de opname veilig in een warden gemiddelt. De programmer heeft zijn eigen tsv voeding die afgescheiden kan worden door $\overline{S7}$ wordt de twee 4040's gerezet zodat de schakeling rond T of hoog. Wordt de tsv uitgezet dan wordt via N1 van de 7415 899 hystese, bouwtellen worden N3 en N4 hystese zodat ook de \overline{a} en de \overline{prog} lijnen vrij zijn. $\overline{S8}$ was natuurlijk de opname zodat ook Vpp vrij is en nu \overline{a} ($\overline{OE} \text{ lpg}$) vrij is. We zien nu keens dat de manieren waarop de opname gebruikt wordt worden metingen (zoals $\overline{S7}$ dan $\overline{S1}$) en afhankelijk nemen (zoals $\overline{S8}$ dan $\overline{S1}$). We behandelen nu de manieren waarop de manieren worden gebruikt (zoals $\overline{S7}$ dan $\overline{S1}$) en afhankelijk nemen.

De werking, belangrijk is dat de schakeling zo wordt ingericht dat we de opname veilig in een warden gemiddelt. De programmer heeft zijn eigen tsv voeding die afgescheiden kan worden door $\overline{S7}$ wordt de twee 4040's gerezet zodat de schakeling rond T of hoog. Wordt de tsv uitgezet dan wordt via N1 van de 7415 899 hystese, bouwtellen worden N3 en N4 hystese zodat ook de \overline{a} en de \overline{prog} lijnen vrij zijn. $\overline{S8}$ was natuurlijk de opname zodat ook Vpp vrij is en nu \overline{a} ($\overline{OE} \text{ lpg}$) vrij is. We zien nu keens dat de manieren waarop de opname gebruikt wordt worden metingen (zoals $\overline{S7}$ dan $\overline{S1}$) en afhankelijk nemen (zoals $\overline{S8}$ dan $\overline{S1}$). We behandelen nu de manieren waarop de manieren worden gebruikt (zoals $\overline{S7}$ dan $\overline{S1}$) en afhankelijk nemen.

De werking, belangrijk is dat de schakeling zo wordt ingericht dat we de opname veilig in een warden gemiddelt. De programmer heeft zijn eigen tsv voeding die afgescheiden kan worden door $\overline{S7}$ wordt de twee 4040's gerezet zodat de schakeling rond T of hoog. Wordt de tsv uitgezet dan wordt via N1 van de 7415 899 hystese, bouwtellen worden N3 en N4 hystese zodat ook de \overline{a} en de \overline{prog} lijnen vrij zijn. $\overline{S8}$ was natuurlijk de opname zodat ook Vpp vrij is en nu \overline{a} ($\overline{OE} \text{ lpg}$) vrij is. We zien nu keens dat de manieren waarop de opname gebruikt wordt worden metingen (zoals $\overline{S7}$ dan $\overline{S1}$) en afhankelijk nemen (zoals $\overline{S8}$ dan $\overline{S1}$). We behandelen nu de manieren waarop de manieren worden gebruikt (zoals $\overline{S7}$ dan $\overline{S1}$) en afhankelijk nemen.

De werking, belangrijk is dat de schakeling zo wordt ingericht dat we de opname veilig in een warden gemiddelt. De programmer heeft zijn eigen tsv voeding die afgescheiden kan worden door $\overline{S7}$ wordt de twee 4040's gerezet zodat de schakeling rond T of hoog. Wordt de tsv uitgezet dan wordt via N1 van de 7415 899 hystese, bouwtellen worden N3 en N4 hystese zodat ook de \overline{a} en de \overline{prog} lijnen vrij zijn. $\overline{S8}$ was natuurlijk de opname zodat ook Vpp vrij is en nu \overline{a} ($\overline{OE} \text{ lpg}$) vrij is. We zien nu keens dat de manieren waarop de opname gebruikt wordt worden metingen (zoals $\overline{S7}$ dan $\overline{S1}$) en afhankelijk nemen (zoals $\overline{S8}$ dan $\overline{S1}$). We behandelen nu de manieren waarop de manieren worden gebruikt (zoals $\overline{S7}$ dan $\overline{S1}$) en afhankelijk nemen.

Counters
 1) 2) 3) 4) (199)

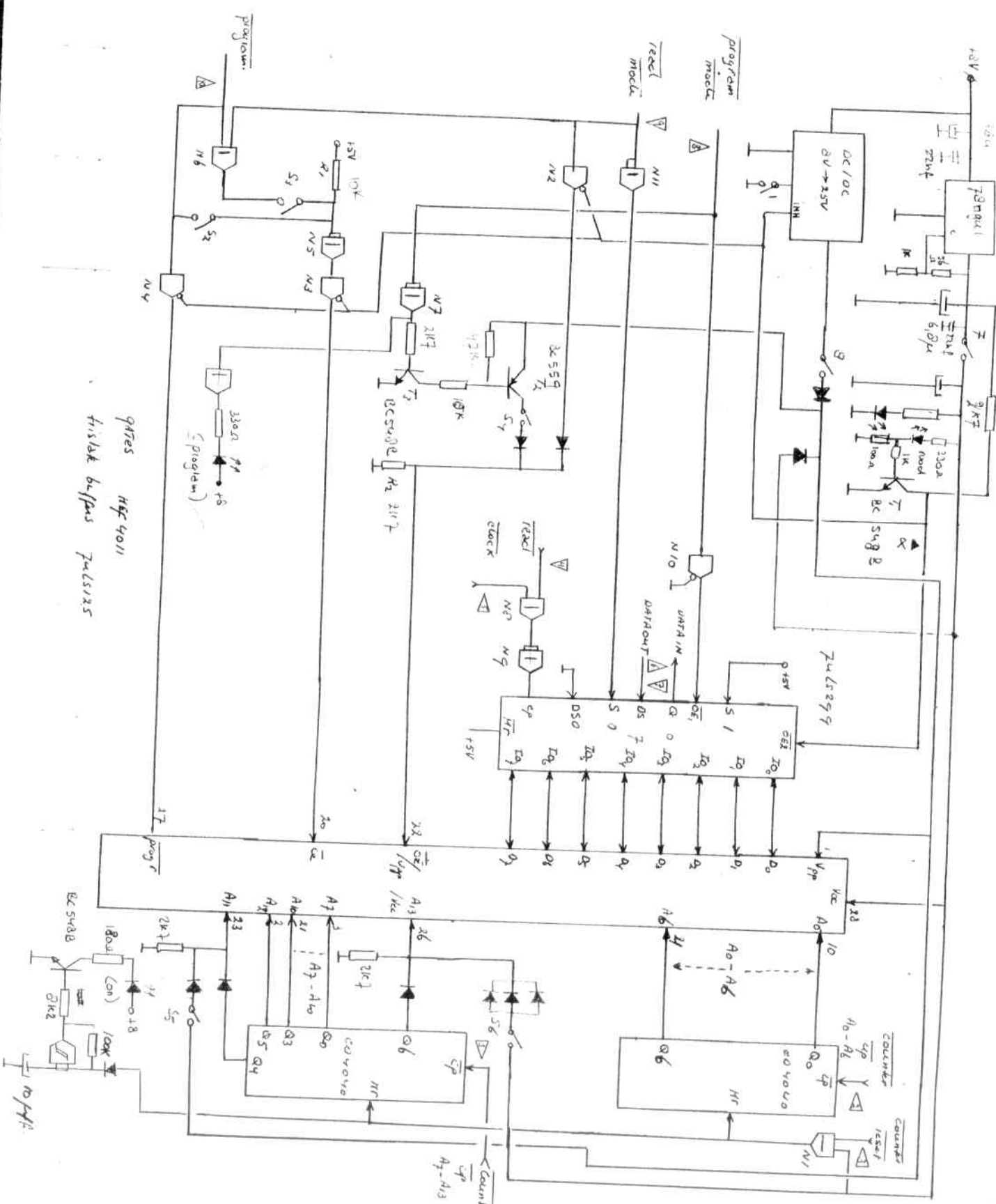
Counters reset -
 halogenat dat die
 de data stat
 als u.l.g.v.m.
 de ket schakel -
 ms.

in verlig men
 trislste kunnen
 v Sp wacht daer
 wdt via N1
 & uitgangen
 avog Gym

betien nu keens
 uitbackij namen
 van h/stand
 program lang is.

3 gestaken is;
 oslaken,
 732 wndt
 e behoudeken nu
 gebewd oden
 oden N11
 chow- sp
 ' pndax
)
 ddt 5-

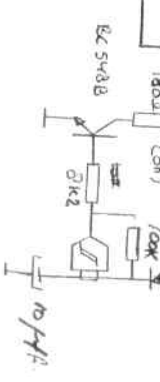
Program programma den cracker 28-12-85



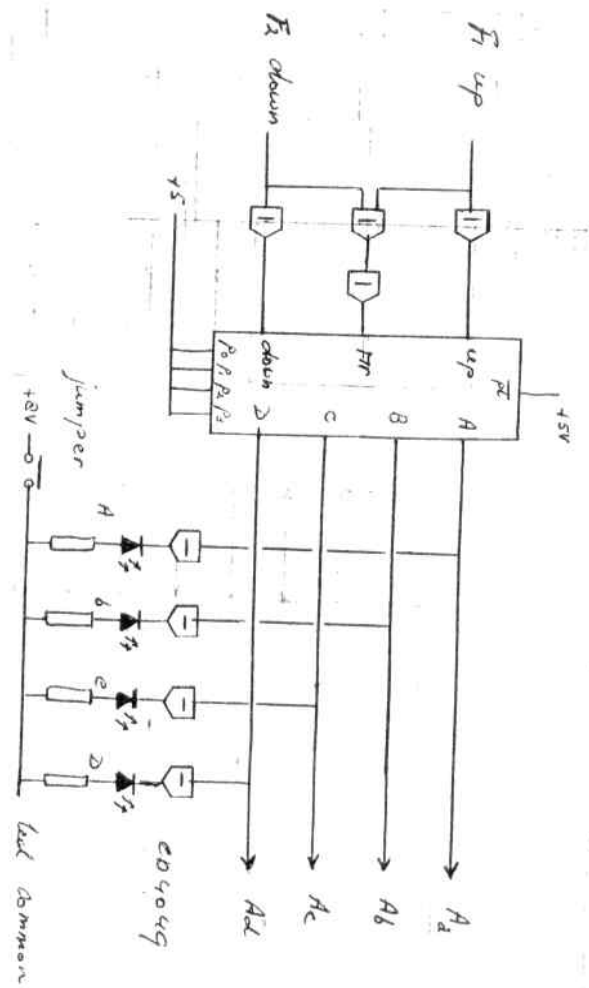
gates HCF4011
 trislste buffers 74LS125

Counters
 Q6
 Q5-Q4
 A0-A6

Counters
 Q6
 Q5-Q4
 A0-A6

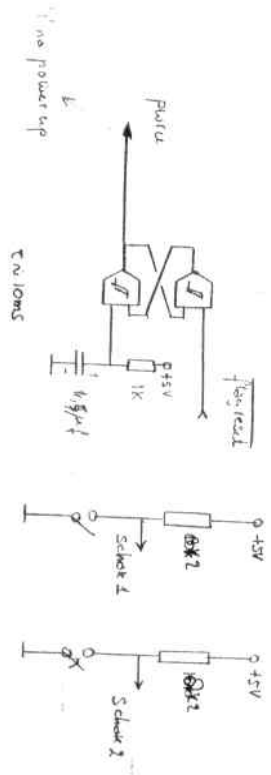


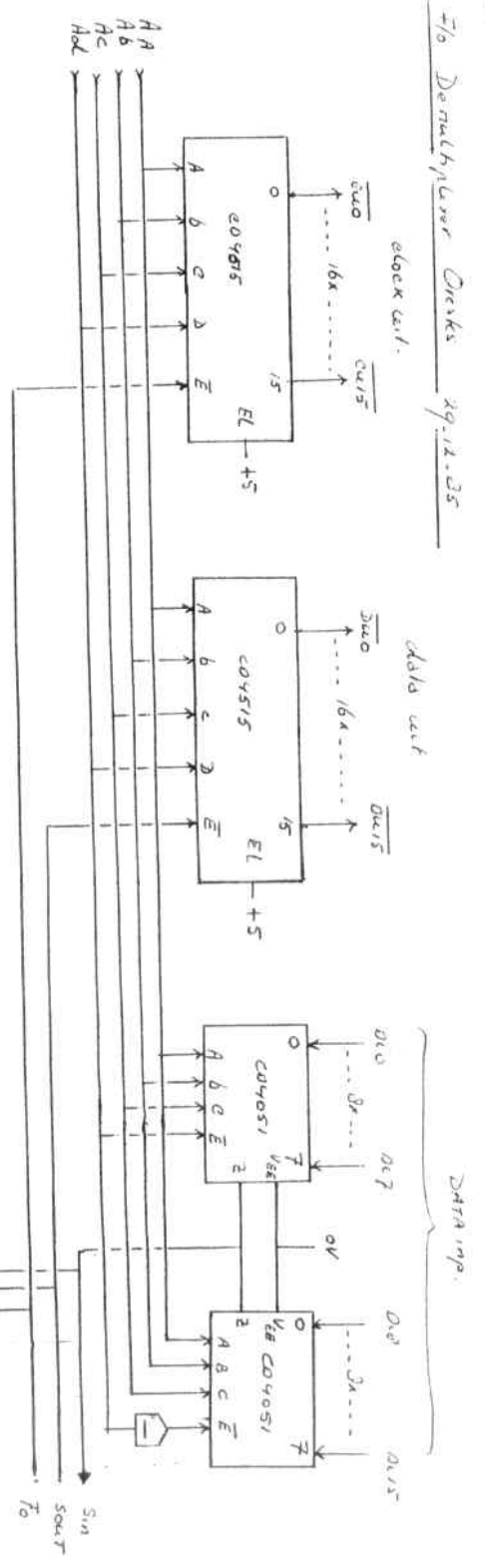
CO40192 (Circuit CO40192, T45193, T45192)



F_0	check
F_1	"up"
F_2	"down"
SO4	DATA out
Si4	DATA in
S_8	
F_1	F_2
0	1
0	0
1	0
1	1
	down
	Neutral
	up
	reset

Werkung: Normaal zijn F_1 en F_2 0 door F_2 open / tensoren wordt de teller stand een verhoogd. door F_1 even / tensoren wordt de teller stand een verhoogd. Het verhoggen e.g. verlagen gebaseerd op de acht's plan van de pulst. - het resetten gebaseerd als volgt: $F_1 = F_2 = 1$ dan wordt $F_2 = 0$ gereset door $F_1 = 0$ later de teller stand zal nu 1 krijgen / het resetten / dan ing een pulst op F_2 krijgen is de teller stand = 0





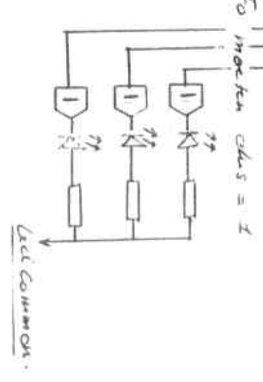
Outputs: als bv $T_0 = 0$ wordt dan wordt de geselecteerde output laag. Zijn tussen het kiezen decoder.

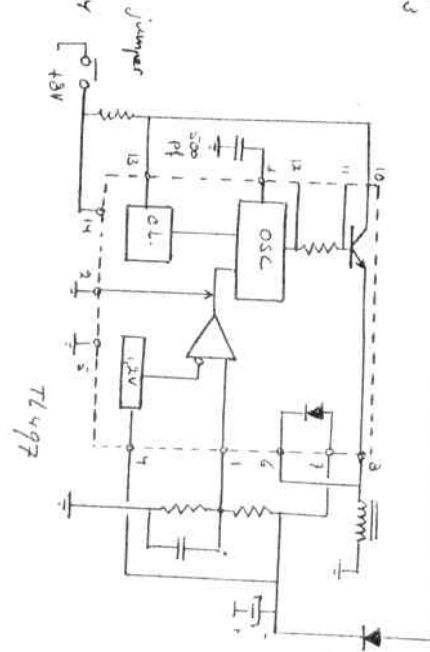
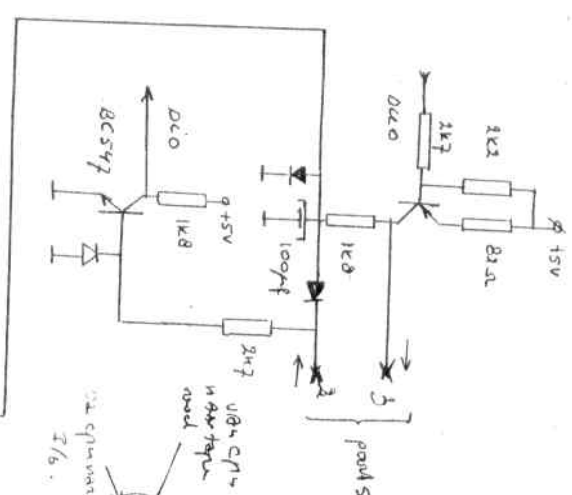
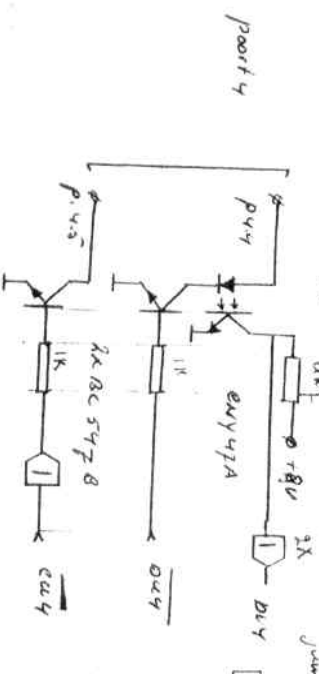
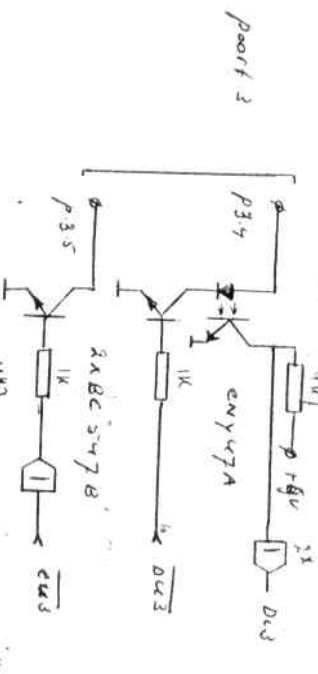
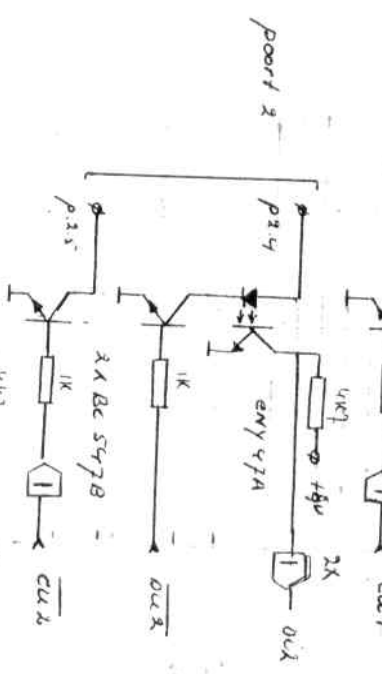
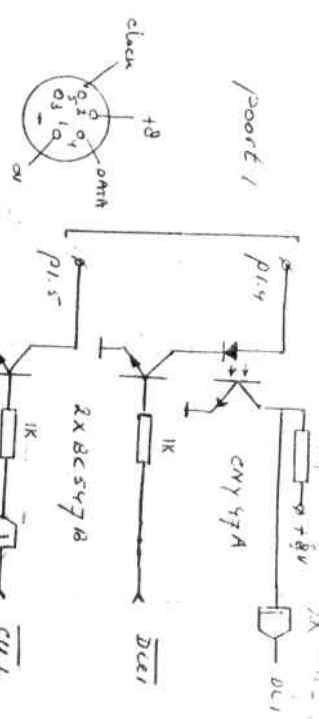
	clock unit	DATA unit	DATA imp.
0		RS228 out/a	RS228 inp
1	poort 1 clock	poort 1 DATA	poort 1 inp.
2	poort 2 clock	poort 2 DATA	poort 2 inp.
3	poort 3 clock	poort 3 DATA	poort 3 inp.
4	poort 4 clock	poort 4 DATA	poort 4 inp.
5	flitsvsk		flitsvsk
6		typ unit	typ unit
7			
8			
9			
A			
B	Counter up A1-A15		
C	Counter up A1-A15	Counter reset	SCHAK 1
D	Schrijving. clock	Schrijving inp	Schrijving inp.
E	Program mode	Program	SCHAK 2.
F	Reset mode	Reset	

0
1
2
3
4
5
6
7

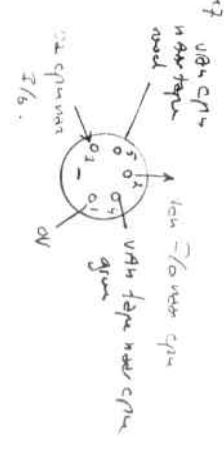
- So ● 0 +5
- 0E1 0 0 S1
- 0E2 0 0 D27
- 0E6 0 0 Q7
- 0E4 0 0 I07
- 0E2 0 0 I05
- 0E0 0 0 I03
- 0A0 0 0 I01
- 0A0 0 0 CP
- 0A0 0 0 DS d
- 0A0 0 0 gnd

74LS228





$$V_o = C_1 + \frac{R_1}{R_2} V_{i,q}$$

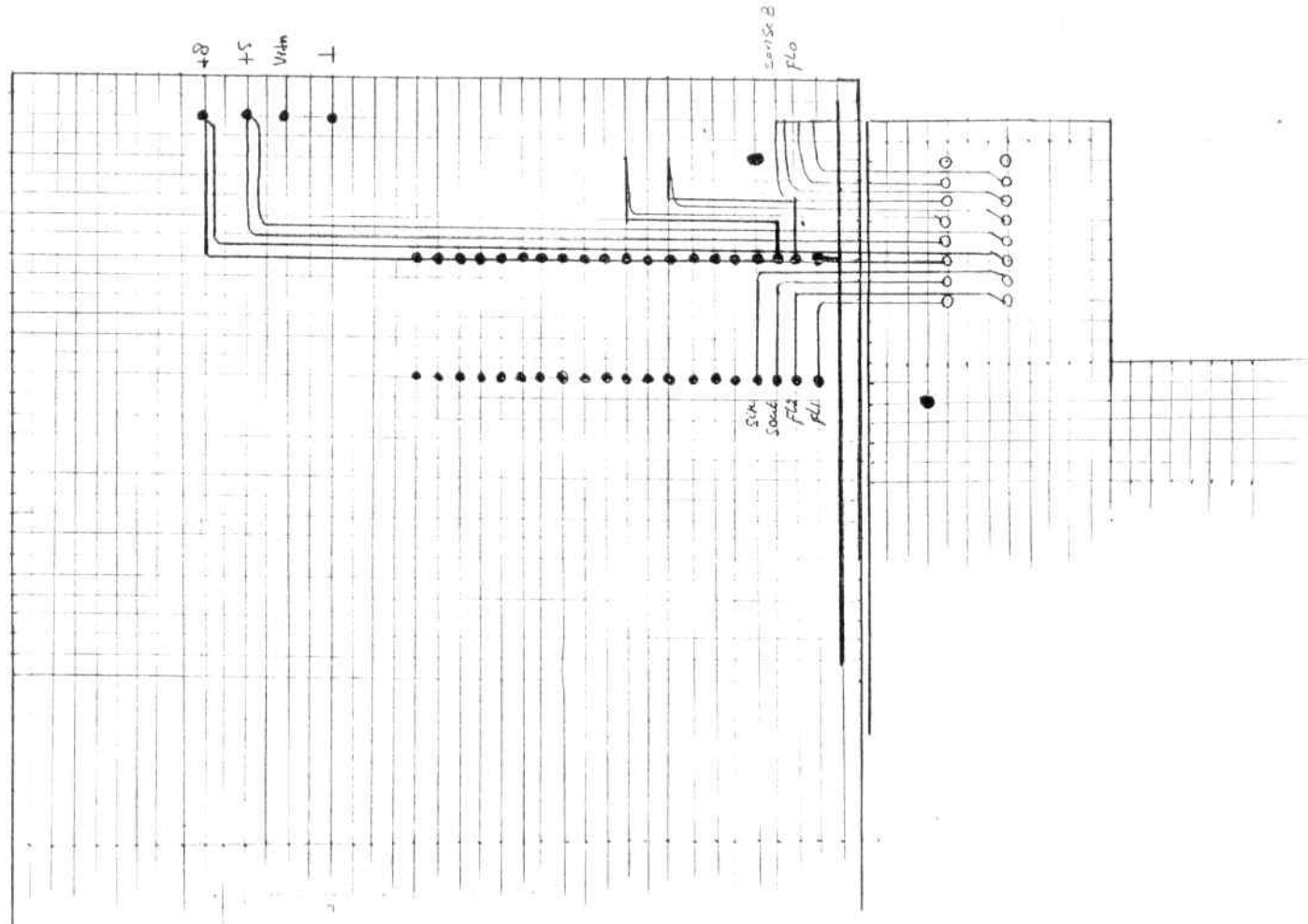


TL497

ports

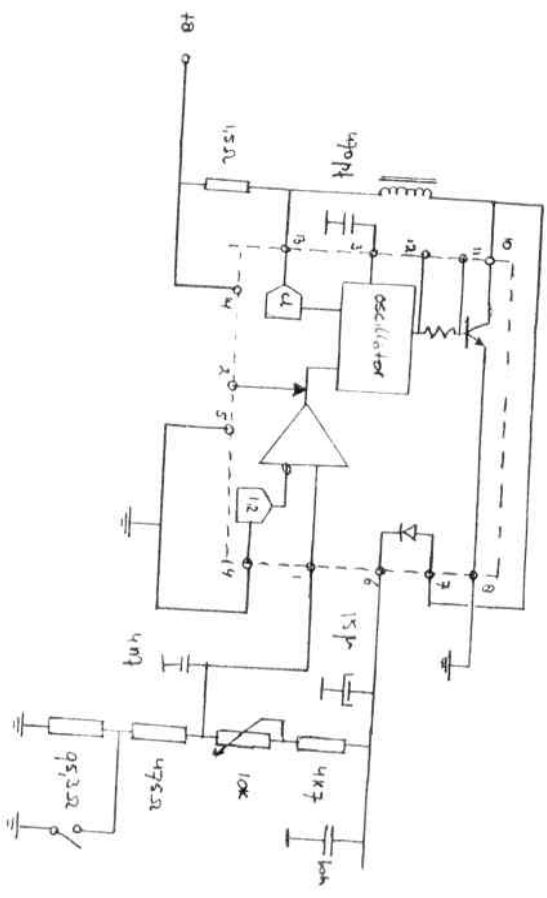
Rebinding session CPU to I/O pin

5-1-86



$\frac{R_1}{R_2} V_{ref}$
 $\frac{R_1}{R_2} V_{ref}$
 ground

$$1 + \frac{R_1}{R_2} V_{ref}$$



- 14 ● 0 1
- 13 ● 0 2
- 12 ● 0 3
- 11 ● 0 4
- 10 ● 0 5
- 9 ● 0 6
- 8 ● 0 7

7497

Schakelaar gesloten 25V
 " open 21V

